

電子情報通信学会東北支部講演会

「先端回路シミュレーション技法」

- ◆日時：平成 28 年 1 月 19 日(火) 16 : 00～17 : 30

- ◆会場：弘前大学 理工学部 1 号館 第 10 講義室
(青森県弘前市文京町 3 番地)

- ◆講師：井上靖秋 氏
(早稲田大学大学院情報生産システム研究科 教授)

- ◆概要：集積回路等の設計・検証のために電子回路シミュレータが広く用いられている。これはトランジスタレベルの電子回路を対象として、一般に非線形微分代数方程式で記述される回路方程式を数値的に解くものである。その主要アルゴリズムは 1970 年代に完成しているが、それ以降未解決の難題が研究されている。本講演では回路シミュレーションの基本的な解法アルゴリズムについて解説した後、難題に対する最新の研究成果について紹介する。

- ◆主催：電子情報通信学会東北支部
- ◆共催：弘前大学 理工学部 電子情報工学科
- ◆協賛：IEEE Sendai Section

- ◆参加費：無料

- ◆問合せ先：黒川敦(弘前大学)
E-mail: kurokawa@eit.hirosaki-u.ac.jp