

---

**電子情報通信学会東北支部講演会**  
**『パワー半導体高機能アクティブゲートドライブの研究開発』**  
**川井 秀介 氏（東芝研究開発センター ワイヤレスシステムラボラトリー 研究主務）**

---

■開催日： 2024年7月11日（木） 14:55～15:55

■会場： 岩手大学 理工学部 銀河ホール（オンサイトのみ）

※オンラインによる開催ではありませんのでご注意ください。

■講演タイトル： 「パワー半導体高機能アクティブゲートドライブの研究開発」

■講師： 川井 秀介 氏（東芝研究開発センター ワイヤレスシステムラボラトリー 研究主務）

■講演概要：

パワー半導体の高性能化に伴い、高速スイッチングにより高効率化になるがノイズが発生しやすくなり、ノイズに対処するために損失が大きくなるという問題がある。アクティブゲート技術は、パワーデバイスの損失とノイズのトレードオフを解決する技術である。パワー半導体の状態にあった波形で駆動することで、トレードオフを解決する。しかしながら、チップ内に集積された負荷適応機能を持つアクティブゲートドライブ技術の研究は存在しない。

本発表では、チップ集積した負荷適応型アクティブゲートドライブの研究開発に関するものである。低コストアナログフィードバック技術、高機能デジタルフィードフォワード技術の両方に関して、負荷適応機能をチップ集積したアクティブゲートドライブの研究開発を示し、高機能ドライブに必須となる保護機能などの機能を搭載した最新の製品開発例を示す。

■主催： 電子情報通信学会東北支部

■参加費： 無料

■事前申込： 要（以下のサイトに事前登録をお願いします）

<https://forms.gle/7E2hyMuctVhamun47>

■参加申込期限： 2024年7月4日（木）

■問合せ先： 村田 健太郎（岩手大学 理工学部 助教）

kmurata[at]iwate-u.ac.jp

※メール送信の際は[at]を@に変換してお送りください。