

情報・システムサイエティ

研究会名： ディベンダブルコンピューティング

セッション名： D-10 ディベンダブルコンピューティング

※赤字：代理発表

開催日	開催時間	講演番号	セッション名
3月17日	10:30~11:30	D-10-3	CAN のバス電位補正によるビット誤り回避手法 ◎横山慎悟・福本 聡（首都大東京）
		D-10-5	フィールドテスト向けオンチップ遅延測定回路のIoT適用 ○三宅庸資・梶原誠司（九工大）
		D-10-6	ハイブリッドテストポイント挿入法のマルチサイクルテストへの適用とその性能評価 ◎△中岡典弘・青野智己・ 王 森レイ ・高橋 寛（愛媛大）・松崎 潤・岩田浩幸・前田洋一（ルネサスエレクトロニクス）
		D-10-7	テストケース設計のための自然言語仕様の状態遷移図変換による仕様の記述漏れ修正支援 ◎吉井亮介・村上神龍・青山裕介・久代紀之（九工大）

座長 三宅庸資（九工大）

座長 新井雅之（日大）