

AI-1

VLSIハードウェア設計者と教育 ～半導体大競争時代を生き抜くには～

日時：2023年9月12日（火）13:00～17:00

開催：名古屋大学（東山キャンパス）中央棟2階C20室

要旨：コロナ禍によるIT機器需要の急騰とサプライチェーン分断による半導体不足、そして米中対立に起因する日本への半導体工場の建設と、VLSIを初め半導体デバイスが広く注目を集めている。競争力のある集積回路の実現のため、設計から製造まで広い視野と優れた設計技術を持つVLSI設計者が必要とされている。本企画セッションでは集積回路の設計、製造、教育および研究に関わる技術者・大学関係者を招待し、半導体大競争時代に求められるVLSIハードウェア設計者のあり方についてご講演いただく。

講演：

- 新しい時代を創るLSI
～日本半導体の栄光と挫折と未来への希望
岡本 吉史(株式会社ソシオネクスト)
- 熊本大学における半導体人材育成の取り組み
青柳 昌宏(熊本大学半導体研究教育センター)
- 1桁ナノメートル世代の設計技術革新
安井 卓也(TSMCジャパンデザインセンター)
- Open Source Silicon Ecosystem in Japan
Johan Euphrosine (Google Japan)

企画：VLSI設計技術研究会(VLD)