

★VLSI 設計技術研究会 (VLD)

専門委員長 峯岸孝行 副委員長 戸川 望

幹事 新田高庸・小平行秀

日時 5月15日(水) 13:30~17:30

会場 東京工業大学大岡山キャンパス(目黒区大岡山2-12-1. 東急大井町線・目黒線:大岡山駅下車, 徒歩1分.

<https://www.titech.ac.jp/maps/#ookayama> 佐藤真平)

議題 システム設計及び一般

1. 実行時間がばらつくタスクに対する動的スケジューリング手法 土橋亮太・○高島康裕(北九州市大)

VLD-2. レプリカ交換イジングモデルソルバにおけるレプリカ温度の自動最適化

○党 璋・松本章吾・廣本正之・佐藤高史(京大)

VLD-3. メモ化と簡略演算を用いたアプロキシメートコンピューティング手法の検討

○小野義基・宇佐美公良(芝浦工大)

VLD-4. 3Dフラッシュメモリの製造技術を用いた新しい積層型論理回路の研究

○鈴木章矢・渡辺重佳(湘南工科大)

VLD-5. Logic Synthesis for SRAM-Based Multi-Output Gates Xingming Le (Univ. of Tokyo)

VLD-6. ルネサス SOTB65 nm 用 Through Chip Interface IP の実機評価

○天野英晴・茅島秀人・四手井綱章・小島拓也(慶大)

VLD-7. [招待講演] 高エネルギー効率コンピューティングを実現するピアスイッチ FPGA 橋本昌宜(阪大)

◎18:00~20:00に懇親会を開催します.

◆情報処理学会; システムとLSIの設計技術研究会連催

【問合先】

新田高庸 (NTT)

E-mail: nitta.koyo@lab.ntt.co.jp

◎VLD研究会ホームページも御覧下さい.

<http://www.ieice.org/~vld/>