●第32回 回路とシステムワークショップ

第32回回路とシステムワークショップ実行委員長 陶山健仁(東京電機大)

第32回「回路とシステムワークショップ」を8月22日(木),23日(金)に東京北千住で開催致します。本ワークショップは、回路とシステムに関連した分野の研究者や技術者が集い、招待論文や投稿論文、パネル討論を通じて、分野内だけでなく分野間にまたがる境界領域の課題解決と将来の研究分野の探求を目的としています。皆様からの積極的な論文投稿をお願い申し上げます。

Webページ:企画セッションなど最新の情報は、次のWebページを御覧下さい。

http://www.ieice.org/ess/kws/

期日 2019年8月22日(木),23日(金)

会場 東京電機大学東京千住キャンパス (足立区千住旭町5)

特別招待講演:「メタヒューリスティックに関する講演(予定)」 安田恵一郎(首都大東京)

投稿分野:本ワークショップでは、次の分野に関する一般論文、Work In Progress(WIP)論文の投稿を歓迎します。 回路と数値解析:回路理論、モデリングとシミュレーション、各種フィルタ、アナログ・ディジタル回路、A/D・D/A 変換回路、電子回路応用、ニューラルネット、システムと制御、パワーデバイス・マネジメントシステム、通信システム、MEMS と回路の統合設計、IoT、センサ回路、エナジーハーベスタ

ディジタル信号処理:基礎信号処理,ディジタルフィルタ設計,適応信号処理,非線形信号処理,音声・音響信号処理,画像・映像処理,レーダ信号処理,通信信号処理,システム実現技術,セキュリティ技術,生体信号処理,信号処理の応用技術

VLSI 設計技術:設計環境・ツール、組込みシステム、リコンフィギャラブルシステム、マルチコア・メニーコア設計、ソフトウェア/ハードウェア協調設計、システムレベル設計、IP ベース設計、高位合成、論理合成・検証、レイアウト設計・検証、3D-IC、アナログ CAD、タイミング解析、テスト・診断、低消費電力設計、Approximate Computing、Stochastic Computing、高信頼性設計、ハードウェアセキュリティ、DFM、リソグラフィー CAD、バイオチップ設計、設計事例

システム理論:グラフ・ネットワーク理論,離散最適化,アルゴリズム論,ソフトウェア仕様記述,形式手法(フォーマルメソッド),ペトリネットと離散事象システム,ハイブリッドダイナミカルシステム,スケジューリング,並列・並行・分散処理,分散協調システム,システムバイオロジー,機械学習の理論と応用,システム開発事例また。以下の特別テーマに関する論文投稿を歓迎します。

「バイオ・メディカルとヘルスケア」

「アレイ信号処理」

「次世代コンピューティングと回路設計」

「人工知能の応用と実現技術」

投稿申し込み:

- (a) 一般論文:邦文または英文の論文を Web ページより電子的に御投稿下さい (詳細は Web ページを御参照下さい). ただし, 査読のある論文誌等に発表されたものは対象外とします. 図面を含み A4 判 3~6 ページ (形式自由) で御執筆下さい. 執筆要項は Web ページに掲載されています. なお, 論文集原稿も6ページ以内となりますので御配慮下さい. また, 発表は口頭発表となります.
- (b) WIP 論文:邦文または英文の論文もしくはそれを的確に要約した抄録を Web ページより電子的に御投稿下さい。図面を含み A4 判 2 ページ (形式自由) で御執筆下さい。論文は,構想段階の研究,問題提起などを含めた様々な研究を積極的に採用し,参加者間の議論の場の提供を目的としています。研究の完成・未完成を問わず,広く論文を募集します。採録の場合,論文集原稿は上限 6 ページまで拡張可能です。また,発表はポスター発表となります。

査読の上、下記期日までに採否通知を行います。電子投稿が不可能な場合は、下記連絡先まで御連絡下さい。

【連絡先】 (論文担当幹事)

松本剛史(石川高専電子情報工学科)

〒929-0392 津幡町北中条

TEL (076) 288-8134, FAX (076) 288-8146, E-mail: kws-32paper@mail.ieice.org

日程:投稿締切 4月24日(水)厳守

採否通知 6月17日(月)頃

論文集原稿締切 7月1日(月)必着

- 備考:本ワークショップ開催後に、英文論文誌 A 及び和文論文誌 A にて「回路とシステム小特集号」が、英文論文誌 A にて「SoC 設計手法小特集号」が企画されています。
- 主催 基礎・境界ソサイエティシステムと信号処理サブソサイエティ;回路とシステム研究専門委員会/VLSI 設計技術研究専門委員会/信号処理研究専門委員会/システム数理と応用研究専門委員会

後援 東京電機大学

協賛 非線形問題研究専門委員会/スマートインフォメディアシステム研究専門委員会, 電気学会; 電子回路研究専門委員会, IEEE Circuits and Systems Society, Japan Joint Chapter/IEEE Signal Processing Society, Tokyo Joint Chapter/IEEE Council on Electronic Design Automation, All Japan Joint Chapter