

★ディペンダブルコンピューティング研究会 (DC)

専門委員長 福本 聡 副委員長 高橋 寛

幹事 金子晴彦・新井雅之

◎本研究会は参加費が必要になります。

ISS の技報完全電子化研究会に関する御案内ページ

https://www.ieice.org/iss/jpn/notice/e_gihou.html

日時 2月27日(水) 9:00~16:40

会場 機械振興会館地下3階6号室(港区芝公園3-5-8, 東京メトロ日比谷線; 神谷町駅下車, 徒歩8分, 都営地下鉄三田線; 御成門駅下車, 徒歩8分, 都営地下鉄大江戸線; 赤羽橋駅下車, 徒歩10分, 都営地下鉄浅草線/大江戸線; 大門駅下車, 徒歩10分, JR山手線/京浜東北線; 浜松町駅下車, 徒歩15分. http://www.jspmi.or.jp/kaigishi_tsu/access.html 細川利典・市原英行)

議題 VLSI 設計とテスト及び一般

高品質テスト・解析

1. クリティカルエリアを考慮した2パターンテスト生成における故障選択に関する一考察
内山直也・○新井雅之(日大)
2. Variational autoencoder based test escape screening
○Michihiro Shintani (NAIST)・Kouichi Kumaki (Renesas Electronics)・Michiko Inoue (NAIST)
3. キャプチャセーフテストバクトルの故障障搬経路を模倣した低消費電力指向ドントケア判定法
○三澤健一郎・細川利典・山崎紘史(日大)・吉村正義(京都産大)
4. LSI のホットスポット分布の解析に関する研究
○河野雄大・宮瀬紘平(九工大)・呂 學坤(台湾科技大)・温 暁青・梶原誠司(九工大)

セキュリティ・FPGA

5. 組み込み自己テスト回路を用いた PUF 回路のチャレンジレスポンス対の効率的な生成
○三野智貴・新谷道広・井上美智子(奈良先端大)
6. 期待署名自己生成に基づく組み込み自己診断機構 ○平本悠翔郎・大竹哲史(大分大)・高橋 寛(愛媛大)
7. An Efficient Approach to Recycled FPGA Detection Using WID Variation Modeling
○Faisal Ahmed・Michihiro Shintani・Michiko Inoue (NAIST)

午後 テスト容易化合成・テスト容易化設計(13:30~)

8. コントローラの遷移故障検出率向上のための状態割当て手法
○吉村正義(京都産大)・竹内勇希・細川利典・山崎紘史(日大)
9. マルチサイクルテストにおける故障検出強化のためのFFトグル制御ポイントの選択法
○青野智己・Hanan T. Al-Awadhi・王 森レイ・樋上喜信・高橋 寛(愛媛大)・岩田浩幸・前田洋一・松嶋 潤(ルネサス エレクトロニクス)
10. コントローラのテスト活性化用状態圧縮法 ○池ヶ谷祐輝・石山悠太・細川利典・山崎紘史(日大)

ディペンダブルコンピューティング

11. 耐過渡故障を指向した線形有限状態機械のストカスティック数による状態符号化
○前田有希・市原英行・岩垣 剛・井上智生(広島市大)
12. 電源ノイズの影響を考慮したフリップフロップの耐性改善 ○木下湧矢・三浦幸也(首都大東京)
13. 連続時間マルコフ連鎖による遅延耐性ネットワークの一評価手法
○水原涼太・酒井和也・福本 聡(首都大東京)
14. はやぶさ2搭載光学航法機器の信頼性評価 ○檜原弘樹(NECスペーステクノロジー/NEC)・佐野淳平(NECスペーステクノロジー)・益田哲也(NEC)・大嶽久志・岡田達明・津田雄一(JAXA)

☆DC研究会今後の予定 [] 内発表申込締切日

3月17日(日), 18日(月) 西之表市民会館(種子島)[締切済] テーマ: 組み込み技術とネットワークに関するワークショップ ETNET2019

【問合先】(2月研究会)

細川利典

E-mail: hosokawa.toshinori@nihon-u.ac.jp

市原英行

E-mail: ichihara@hiroshima-cu.ac.jp

◎最新情報は, DC研究会ホームページを御覧下さい。

<http://www.ieice.org/iss/dc/jpn/index.html>