

**★VLSI 設計技術研究会 (VLD)**

専門委員長 峯岸孝行 副委員長 戸川 望  
幹事 新田高庸・小平行秀

**★ハードウェアセキュリティ研究会 (HWS)**

専門委員長 松本 勉 副委員長 川村信一・池田 誠  
幹事 三浦典之・国井裕樹

◎本研究会は参加費が必要になります。

ESS の技報電子化研究会に関する御案内ページ

<https://www.ieice.org/ess/ESS/gihou-trial-ess2018.html>

期日 2月27日(水)～3月2日(土)

会場 沖縄県青年会館

議題 システムオンシリコンを支える設計技術, ハードウェアセキュリティ, 一般

◎開催プログラム等は下記研究会開催スケジュールで御確認下さい。

<https://www.ieice.org/ken/program/index.php>