

★VLSI 設計技術研究会 (VLD)

専門委員長 峯岸孝行 副委員長 戸川 望
幹事 新田高庸・小平行秀

★コンピュータシステム研究会 (CPSY)

専門委員長 中野浩嗣 副委員長 入江英嗣・三吉貴史
幹事 大川 猛・高前田伸也 幹事補佐 伊藤靖朗・津邑公暁

★リコンフィギャラブルシステム研究会 (RECONF)

専門委員長 本村真人 副委員長 柴田裕一郎・佐野健太郎
幹事 谷川一哉・三好健文 幹事補佐 小林悠記・中原啓貴

◎本研究会は参加費が必要になります。

ESS の技報電子化研究会に関する御案内ページ (VLD)

<https://www.ieice.org/ess/ESS/gihou-trial-ess2018.html>

ISS の技報完全電子化研究会に関する御案内ページ (CPSY/RECONF)

https://www.ieice.org/iss/jpn/notice/e_gihou.html

期日 1月30日(水), 31日(木)

会場 慶応義塾大学日吉キャンパス来往舎

議題 FPGA 応用及び一般

◆情報処理学会；システム・アーキテクチャ研究会／システムと LSI の設計技術研究会連催

◎開催プログラム等は下記研究会開催スケジュールで御確認下さい。

<https://www.ieice.org/ken/program/index.php>