

★リコンフィギャラブルシステム研究会 (RECONF)

専門委員長 本村真人 副委員長 柴田裕一郎・佐野健太郎
幹事 谷川一哉・三好健文 幹事補佐 小林悠記・中原啓貴

◎本研究会は参加費が必要になります。

ISS の技報完全電子化研究会に関する御案内ページ

https://www.ieice.org/iss/jpn/notice/e_gihou.html

日時 9月17日(月) 13:00~17:55

18日(火) 10:00~16:05

会場 LINE Fukuoka カフェスペース (福岡市博多区博多駅中央街 8-1 JRJP 博多ビル 12F. <https://linefukuoka.co.jp/ja/company/access> 三好健文 (イーツリーズ・ジャパン))

議題 リコンフィギャラブルシステム, 一般

17日

1. ニューラルネットワークに基づく再構成可能デバイスの一検討 ○鈴木裕太・佐藤真平・中原啓貴 (東工大)
2. ディープニューラルネットワーク向け拡張可能な高位合成コンパイラの開発
○高前田伸也・植松瞭太 (北大)・藤澤慎也・藤崎修一 (コニカミノルタ)・本村真人 (北大)
3. なぜヒトの意識は容易に再構成できないのか—脊髄反射で言語処理する制約 (デジタル言語学) —
得丸久文 (著述業)
4. A Case Study on Complex Event Processing over low cost ARM+FPGA Boards.
○Hendarmawan (Kumamoto Univ.)・Qian Zhao (Kyushu Tech. Univ.)・Motoki Amagasaki・Masahiro Iida・
Morihiro Kuga・Toshinori Sueyoshi (Kumamoto Univ.)
5. A Performance Per Power Efficient Object Detector on an FPGA for Robot Operating System (ROS)
○Haoxuan Cheng・Shimpei Sato・Hiroki Nakahara (Tokyo Inst. of Tech.)
6. 適応フィルタを用いた動画像からのリアルタイム振動成分抽出システムの FPGA 実装
○上津原和也・田原あかね・眞邊泰斗・柴田裕一郎 (長崎大)
7. 電子回路基板の開発を対象とした低周波数回路の事前評価ツールの FPGA 実装
○平本和樹・児島 彰・窪田昌史・弘中哲夫 (広島市大)・中村 諭・安藤真人 (図研)
8. FPGA による宇宙輻射シミュレーションの演算加速
○横野智也・藤田典久・山口佳樹・大島佑真・小林諒平・朴 泰祐・吉川耕司・安部牧人・梅村雅之 (筑波大)
9. [招待講演] リコンフィギャラブルコンピューティングへの期待—コンピュータアーキテクチャの観点から—
井上弘士 (九大)

18日午前

1. Vivado HLS と hls::stream によるマルチ FPGA プログラミング手法の提案 ○長名保範・高見昌志 (琉球大)
2. 大規模 FPGA クラスタのための RDMA 通信機構
○上野知洋 (理研)・土方康平 (東北大)・佐野健太郎 (理研)
3. マルチ FPGA ボード間通信を行うスイッチの開発
○畔上佳太・武者千嵯・Akram Ben Ahmed・天野英晴 (慶大)
4. [招待講演] LINE サービスの動くまで きしだなおき (LINE Fukuoka)

18日午後 (13:45~)

5. FPGA の配置配線結果を使用した MPLD の配置配線ツールの検討
○山下裕司・窪田昌史・谷川一哉・弘中哲夫 (広島市大)
6. 多目的遺伝的アルゴリズムを用いた CGRA マッピング最適化手法と実チップ評価
○小島拓也・安藤尚樹・松下悠亮・奥原 颯・Nguyen Anh Vu Doan・天野英晴 (慶大)
7. データフロー表現と機械学習への応用 中田一紀 (筑波技大)
8. ストリーミングによるデータベースフィルタ処理の一検討
○中川裕貴・久我守弘・尼崎太樹・飯田全広・末吉敏則 (熊本大)
9. 非整列ストリームデータに対する ETL 処理向け DSA 及び DSL の初期検討 三好健文 (トヨタ ITC)

◎17日の研究会終了後に懇親会を予定しています。

【問合先】

◎研究会全体に関するお問い合わせ

本村真人 (北大) E-mail: motomura@ist.hokudai.ac.jp

◎RECONF 研究会ホームページも御覧下さい。 <http://www.ieice.org/~reconf/>