

★リコンフィギャラブルシステム研究会 (RECONF)

専門委員長 本村真人 副委員長 柴田裕一郎・佐野健太郎

幹事 谷川一哉・三好健文 幹事補佐 小林悠記・中原啓貴

日時 9月25日(月) 10:30~17:30

26日(火) 10:00~14:45

会場 ドワンゴ勉強会会場銀座松竹スクエア 13F セミナールーム (中央区築地 1-13-1. <https://www.doorkeeper.jp/%E4%BC%9A%E5%A0%B4/dwango> 勝又隆善)

議題 リコンフィギャラブルシステム, 一般

25日午前 プラットホーム

1. テンプレートマッチングベースのゲーム戦略とテンプレートサイズの違いによる戦略の変化の分析

○中野正隆・山口佳樹 (筑波大)

2. Zynq 上のプロセッサ-ロジック間のストリーム接続のトレードオフ評価

○國川大輝・小森和希・泉 知論 (立命館大)

3. FPGA を用いた PCIe Gen3 通信における性能のバラつき調査

○中村大樹・高山尋考・山口佳樹・朴 泰祐 (筑波大)

25日午後 実装手法 (13:30~)

4. ストリーム計算による拡散方程式の実装と性能評価 ○坂本洋平・長名保範 (琉球大)

5. COTS ベース光伝送装置の HW/SW 協調設計における FPGA 動的再構成技術の適用性検討

○保米本 徹・石井久治・松田俊哉・片山 勝・松村和之 (NTT)

6. 2値化畳込みニューラルネットワークのニューロン刈りによるメモリ量削減と FPGA 実現について

○藤井智也・佐藤真平・中原啓貴 (東工大)

デバイス・アーキテクチャ

7. 光再構成型ゲートアレイのホログラムメモリ計算のハードウェアアクセラレーション

○伊藤芳純・渡邊 実 (静岡大)

8. 3D NAND フラッシュメモリの製造技術を用いた再構成可能なシステム LSI の設計法—組み合わせ回路, 不揮発性 FF, CMOS 回路, FPGA 等への適用検討— ○渡辺重佳 (湘南工科大)・横田智広 (DNP データテクノ)・玉井翔人 (大井電気)・佐藤 匠 (日本ビジネスシステムズ)

9. VTR を使用した Mono Instruction Set Computer の性能解析 ○榛葉大樹・渡邊 実 (静岡大)

招待講演(1)

10. [招待講演] Scalable and convertible FPGA DNN accelerator ○須藤晋一・山田貴登 (LeapMind)

26日午前 アプリケーション

1. FPGA 向けディープラーニング開発環境 GUINNESS について

○中原啓貴・米川晴義・藤井智也・下田将之・佐藤真平 (東工大)

2. FPGA を用いた k-means 法の高速度とチップマウントへの応用

○中村匠吾・江原宏紀・金澤健治 (筑波大)・相部範之 (慶大)・安永守利 (筑波大)

招待講演(2)

3. [招待講演] 生産性向上を可能にするザイリンクス開発ツール ルーウィ ヴァレニャ (ザイリンクス)

26日午後 高位合成 (13:30~)

4. カメラキャリブレーションの FPGA 実装における高位合成記述の最適化に関する検討

○上津原和也・永山裕樹・柴田裕一郎・小栗 清 (長崎大)

5. 関数型言語における高階関数を利用した高位合成の一検討

○寺岡拓也・久我守弘・尼崎太樹・飯田全広・末吉敏則 (熊本大)

6. Polyphony—Python による高位合成—による RISC-V の試作 ○鈴木量三朗・片岡啓明 (シンビー)

◎25日研究会終了後の18時より懇親会を行います。申し込み方法など詳細は後日御案内致します。

☆RECONF 研究会今後の予定 [] 内発表申込締切日

11月6日(月)~8日(水) くまもと県民交流館パレア [9月4日(月)] テーマ: デザインガイア 2017—VLSI 設計の新しい大地—

【発表申込先】 研究会発表申込システムからお申込み下さい。 <http://www.ieice.org/jpn/ken/kenmoushikomi.html>

【問合先】

研究会全体に関する問合せ

本村真人 (北大) E-mail: motomura@ist.hokudai.ac.jp

9月研究会に関する問合せ

三好健文 (イツリーズ・ジャパン) E-mail: miyo@wasamon.net