

## ★コンピューテーション研究会 (COMP)

専門委員長 伊藤大雄 副委員長 宇野裕之

幹事 脊戸和寿・斎藤寿樹

日時 8月18日(金) 10:30~17:05

会場 青森県観光物産館アスパム(青森市安方1-1-40. JR青森駅東口から徒歩8分. 脊戸和寿(成蹊大))

1. A Reconstruction and Implementation of the First FSSP Algorithm

○Hiroshi Umeo・Mitsuki Hirota・Youhei Nozaki・Keisuke Imai・Takashi Sogabe (Univ. of Osaka Electro-Comm.)

2. インメモリ・カラム型DB用のFPGAアクセラレータによるOLAP高速化の評価手法の検討

○本村哲朗・藤川義文(日立)

3. インメモリ・カラム型DB用FPGAアクセラレータにおけるカラムデータ用辞書化方式の検討

○藤川義文・本村哲朗(日立)

午後(14:15~)

4. Generalization of minimal dominating set problem and its self-stabilizing algorithm

○Hisaki Kobayashi・Hirotsugu Kakugawa・Toshimitsu Masuzawa (Osaka Univ.)

5. 動的計画法に基づく無ラベル根なし木の列挙アルゴリズム

○増井隆治・シュルベフスキ アレクサンダル・永持 仁(京大)

6. Secure Domination in Proper Interval Graphs ○Toru Araki・Hiroka Miyazaki (Gunma Univ.)

7. 広義K<sub>3</sub>辺被覆問題 ○千葉恭平・ベルモント レミー・伊藤大雄(電通大)・長尾篤樹(成蹊大)

☆COMP研究会今後の予定 [ ]内発表申込締切日

10月27日(金) 成蹊大 [8月10日(木)]

**【発表申込先】** 下記研究会発表申込システムからお申込み下さい.

<http://www.ieice.org/jpn/ken/kenmoushikomi.html>

**【問合先】**

脊戸和寿(成蹊大理工学部)

〒180-8633 武蔵野市吉祥寺北町3-3-1

E-mail: seto@st.seikei.ac.jp