

★回路とシステム研究会 (CAS)

専門委員長 田中 聡 副委員長 高橋俊彦
幹事 山脇大造・越田俊介 幹事補佐 橋 俊宏・中村洋平

★VLSI 設計技術研究会 (VLD)

専門委員長 松永裕介 副委員長 竹中 崇
幹事 富山宏之・福田大輔 幹事補佐 谷口一徹

★信号処理研究会 (SIP)

専門委員長 宝珠山 治 副委員長 中静 真・奥田正浩
幹事 辻川剛範・平林 晃 幹事補佐 宮田高道

★システム数理と応用研究会 (MSS)

専門委員長 山根 智 副委員長 名嘉村盛和
幹事 中田 充・豊嶋伊知郎 幹事補佐 金城秀樹

日時 6月17日(水) 9:20~17:50

18日(木) 9:20~12:25

会場 小樽商科大学大学会館多目的ホール (小樽市緑3-5-21. <http://www.otaru-uc.ac.jp/access.html> TEL [0134] 27-5383 原口和也)

議題 システムと信号処理及び一般

17日午前

1. ネットワーク構造と定常状態分布に基づく確率ブーリアンネットワークの設計
○小林孝一(北大)・平石邦彦(北陸先端大)
2. 再合成可能な非循環順序分割によるコレオグラフィ実現 宮本俊幸(阪大)
3. 複数評価基準希望リストを用いた安定結婚問題におけるマッチングの安定性
○金城秀樹(沖縄大)・名嘉村盛和(琉球大)
4. 単一命令セットコンピュータの拡張とその評価
○酒本典明・タンビ アーメド(東工大)・ジェイソン アンダーソン(トロント大)・原 祐子(東工大)
5. 大規模回路向けテストパターン集合最小化手法の高速化について 松永裕介(九大)
6. 大規模 IP への記号モデル検査の適用事例
○森光勇太・横川智教(岡山県立大)・近藤真史・宮崎 仁(川崎医療福祉大)・佐藤洋一郎・有本和民(岡山県立大)

17日午後(13:20~)

7. On the Complexity of Mining Maximal Frequent Subgraphs
○Satoshi Tayu・Shuni Go・Shuichi Ueno (Tokyo Inst. of Tech)
8. The characteristic of routes selected by degree centrality-aware distance vector routing
Yoshihiro Kaneko (Gifu Univ.)
9. The difference in profit allocation of participants in deregulated electricity markets
○Ryo Hase・Norihiko Shinomiya (Soka Univ.)
10. 制約条件付きベクターフィッティングとフィルタ特性近似への応用
○松原稔樹・関根敏和・高橋康宏(岐阜大)
11. [依頼講演] 擬正実関数についての一考察 西 哲生(九大)
12. [パネル討論] システムと信号処理サブソサイエティの役割—学会活動と就職活動— 高橋篤司(東工大)

18日

1. 人頭税と補助金を用いた集団ゲームでの任意の目標状態の安定化 ○木下雅也・金澤尚史(阪大)
2. 集団に依存しない利得差比例模倣に基づく複数集団ゲームダイナミクス ○町田真直・金澤尚史(阪大)
3. 記号実行による組込みアセンブリプログラムのソフトウェアモデル検査 公下亮佑・○山根 智(金沢大)
4. マイクロホンアレイによる騒音源分離を利用したマルチチャネルフィードフォワード ANC システムに関する検討
○木下 哲・梶川嘉延(関西大)

5. FM 連続波レーダー受信処理のための周波数重ならないデュアルスweep参照波形

○宝珠山 治・小林 稔・江村真史 (NEC)

6. 低遅延帯域通過最大平坦 FIR デジタル微分器の設計法 ○吉田 嵩・相川直幸 (東京理科大)

7. パラメトリックスピーカにおける非線形歪み補正に関する検討—被変調信号の振幅を変えた場合について—

○羽田野佑太・木下 聡・史 創・梶川嘉延 (関西大)

◆IEEE Signal Processing Society Japan Chapter 共催, IEEE Circuits and Systems Society Japan Chapter (IEEE CASS JC) 協賛

◎17 日研究会終了後, 懇親会を予定していますので御参加下さい.

☆CAS 研究会

【問合先】

篠宮紀彦 (創価大)

TEL [042] 691-9400

E-mail : shinomi@soka.ac.jp

◎回路とシステム研究専門委員会では, 研究会の振興を目的として「回路とシステム研究会学生優秀発表賞」を制定しました. 優秀な学生発表は, 3 月の総合大会にて表彰致しますので, 奮って申し込み・投稿をお待ちしております. 受賞資格は回路とシステム研究会で御自身で発表され, かつ予稿にて第一著者の IEICE 学生会員 (申し込み中でも可) の方です. 詳しくは幹事までお問い合わせ下さい.

☆VLD 研究会

【問合先】

峯岸孝行 (三菱電機)

TEL [0467] 41-2944

E-mail : minegishi.noriyuki@aj.mitsubishielectric.co.jp

◎VLD 研究会ホームページも御覧下さい.

<http://www.ieice.org/~vld/>

☆SIP 研究会今後の予定 [] 内発表申込締切日

8 月 19 日 (水), 20 日 (木) NII [未定] テーマ: 数値, 学習, 信号処理一般 (画像・音声音響・通信・実現システム・基礎等)

【発表申込先】 下記研究会発表申込システムからお申込み下さい.

<http://www.ieice.org/jpn/ken/kenmoushikomi.html>

【問合先】

西浦敬信 (立命館大)

E-mail : nishiura@is.ritsumeit.ac.jp

☆MSS 研究会

【問合先】

中田 充 (山口大)

TEL [083] 933-5402

E-mail : mnakata@yamaguchi-u.ac.jp

◎MSS 研究会では, 研究会 (MSS セッション) で発表された論文の中から毎年 1 件を優秀研究会論文賞として表彰しております. こちらは MSS からの申し込みであれば, 特にノミネートのチェックなどは必要ありません.

◎MSS 研究会ホームページも御参照下さい.

<http://www.ieice.org/~mss/>