

## ★ディペンダブルコンピューティング研究会 (DC)

専門委員長 金川信康 副委員長 井上美智子

幹事 岩田浩司・土屋達弘

日時 6月20日(金) 13:15~16:50

会場 機械振興会館地下1階3号室(港区芝公園3-5-8. 東京メトロ日比谷線:神谷町駅下車徒歩10分, JR:浜松町駅下車徒歩20分, 都営地下鉄三田線:御成門駅・大江戸線:赤羽橋駅下車徒歩10分. [http://www.jcmanet.or.jp/gaiyo/map\\_kaikan.htm](http://www.jcmanet.or.jp/gaiyo/map_kaikan.htm) TEL {03} 3434-8211)

議題 設計/テスト/検証, 及び一般

1. バッファ挿入を利用した信号遅延時間計測回路の開発 ○山本拓弥・三浦幸也(首都大東京)
2. リング発振器を用いたLSIの劣化推定法 池田龍史・○三浦幸也(首都大東京)
3. 低キャプチャ電力スキャンテスト生成のためのX埋め込み手法  
○李 富強・温 暁青・宮瀬紘平・ホルスト シュテファン・梶原誠司(九工大)
4. 低電力BIST手法におけるキャプチャ電力のTEG評価  
○西田敏也(九工大)・王 森レイ(愛媛大)・佐藤康夫・梶原誠司(九工大)
5. 組込み自己テストのための耐故障応答圧縮器 ○深澤祐樹(三重大)・市原英行・井上智生(広島市大)
6. 部分二重化を用いた微小誤りを許容するオンライン誤り検出可能な浮動小数点乗算器  
○鬼頭信貴(中京大)・秋元一志・高木直史(京大)
7. テスト環境生成結果を用いた階層テスト容易化バインディング法  
○西間木 淳・細川利典(日大)・藤原秀雄(阪学院大)
8. 機能的k時間展開モデルのテスト容易性評価  
○増田哲也・西間木 淳・細川利典(日大)・藤原秀雄(阪学院大)

### 【問合せ先】

土屋達弘(阪大大学院情報科学研究科)

E-mail: [t-tutiya@ist.osaka-u.ac.jp](mailto:t-tutiya@ist.osaka-u.ac.jp)

◎最新情報は, DC研究会ホームページを御覧下さい.

<http://www.ieice.org/iss/dc/jpn/index.html>