

IoT や AI, 5G, 量子コンピュータの普及には無線・有線通信, センシング, 信号処理, 電源制御, クライオ CMOS など, 様々な領域における集積回路技術の進展が重要となっています. アナログ回路とその集積技術はこれらの分野で多大な貢献をしてきましたが, 今後の応用分野の更なる発展と拡大のため, より一層高度な機能と性能を, 低消費電力かつ低コストで実現することが求められています. 本小特集（2023 年 10 月号）では, 純粋なアナログ回路技術のみならず, 高周波回路, アナログデジタル混載回路, ミックスドシグナル SoC の実現, 製造, テスト視点からのアナログ回路など, アナログ回路を取り巻く新しい諸問題について広い問題提起・議論をし, この分野における研究・開発を更に, 活発に進展させて頂きたいと考えました. 多くの皆様の積極的な御投稿をお願い致します. チップ実現・測定結果の有無にかかわらず, 幅広い領域の論文を歓迎します.

1. 対象分野

主な分野は以下の通りですが, これらに限定するものではありません.

- ・ワイヤレス回路技術, ワイヤライン回路技術
- ・高周波回路技術
- ・広帯域回路技術
- ・光通信用回路技術
- ・低電圧・低消費電力回路技術
- ・高速・高精度 ADC・DAC 技術
- ・アンプ, 発振器, PLL, 基準電圧源, パワー・マネジメント回路
- ・SoC 向け混載技術
- ・アナログ回路向け実装技術（パッケージング, SiP, モジュール, EMC 対策, 電源/デジタルノイズ対策, など）
- ・ミックスドシグナル応用領域（RFID, ストレージ, チューナ, 車載, 医療/ヘルスケア, センサ・MEMS インタフェース, など）
- ・高性能化のためのアナログ要素技術一般（高周波 ESD 保護回路, 電源回路, など）
- ・アナログ回路向けデバイス技術（CMOS, BiCMOS, 化合物, MEMS, など）・半導体デバイス・モデリング技術, デバイス/回路シミュレーション技術
- ・アナログ向け DFM・テストビリティ
- ・ハードウェアセキュリティ

2. 論文の執筆と取扱い

本小特集号ではペーパーとブリーフペーパーのみ受け付けます. ペーパーは原則として 8 ページ以内, ブリーフペーパー 4 ページ以内（厳守）とします. 詳細は Information for Authors (https://www.ieice.org/eng/shiori/mokuji_es.html) を御参照下さい. 査読後の再提出期間（通常は 60 日）を短縮する場合がありますので, あらかじめ御了承下さい. 本小特集への論文投稿については下記を御参照下さい.

3. 投稿方法

査読作業の円滑化を図るため, 本小特集では論文の電子投稿を行います. 以下の手順で御投稿下さい.

https://review.ieice.org/regist/regist_baseinfo_e.aspx より登録を行って下さい. なお登録時には必ず“Journal/Section”で [Special-CT] Analog Circuits and Their Application Technologies を選択して下さい. [Regular-EC] を選択しないで下さい.

4. 論文投稿締切日 2022 年 10 月 14 日（金）

5. 問合せ先

三木拓司 神戸大学
TEL [(078) 803-6010, Email: miki@cs26.scitec.kobe-u.ac.jp]

6. 小特集編集委員会

委員長 西村佳壽子（パナソニック）
幹事 三木拓司（神戸大）, 高宮 真（東大）, 中村洋平（日立）
委員 萩原 汐（富士通）, 飯塚哲也（東大）, 石原寛明（東芝）, 李 尚曄（東工大）, 岡田健一（東工大）, 小野俊明（ソニーセミコンダクタソリューションズ）, 金子 徹（旭化成エレクトロニクス）, 齋藤 航（ルネサスエレクトロニクス）, 佐藤隆英（山梨大）, 高井伸和（京都工繊大）, 中村宝弘（日立）, 藤本竜一（キオクシア）, 美濃谷直志（NTT）, 宮原正也（高エネルギー加速器研究機構）, 武藤浩二（長崎大）, 安富啓太（静大）

7. 重要なお知らせ

- ・Web による電子投稿の際, “Copyright Transfer, Article Processing Charge Agreement, Notices from the IEICE, and Privacy Policy” に承諾して頂きます.
- ・招待論文を含む全ての著者は, 論文が採録となった場合, 2023 年 3 月頃に掲載料をお支払い頂くことになります. 2023 年 4 月 15 日までに支払いが完了しない場合には, 採録取り消しとなります.
- ・採録となった論文は, 掲載料が支払われた後すみやかにオンライン上で公開されます. 詳細は <https://www.ieice.org>.

org/eng/shiori/page2_es.html#8 を御覧下さい。

- 投稿者に非会員が含まれている場合には、この機会に入会することを勧めます。著者全員が非会員の場合、非会員掲載料が適用されます。ただし、招待論文に関してはこの限りではありません。入会の案内はこちらを御覧下さい。 https://www.ieice.org/jpn_r/member/join.html
- 参考文献の引用論文数はペーパー：30 篇以上、ブリーフペーパー：15 篇以上が必須です。
- 2023 年 8 月号以降に掲載される英文論文誌 IEICE Transactions on Electronics のすべての論文は、J-STAGE を通じてオープンアクセスとなります。