

★回路とシステム研究会 (CAS)

専門委員長 前田義信 副委員長 相原康敏

幹事 伊藤 尚・鈴木寛人 幹事補佐 山口 基・中村洋平・佐藤隆英・下田真二・越田俊介

★VLSI 設計技術研究会 (VLD)

専門委員長 小林和淑 副委員長 池田奈美子

幹事 兼本大輔・宮村 信

★信号処理研究会 (SIP)

専門委員長 坂東幸浩 副委員長 田中聡久・仲地孝之

幹事 杉本憲治郎・渡辺 修・田中雄一 幹事補佐 吉田太一・京地清介

★システム数理と応用研究会 (MSS)

専門委員長 尾崎敦夫 副委員長 山口真悟

幹事 小林孝一・劉 健全 幹事補佐 白井匡人

日時 6月16日(木) 10:00~16:35

17日(金) 10:00~16:10

会場 八戸工大 (ハイブリッド開催, 主:現地開催, 副:オンライン開催)

議題 システムと信号処理及び一般

16日午前 MSS1 (10:00~11:40)

1. cLTL 制約を満たすヘテロジニアスなマルチロボットの経路計画 ○永江孝太郎・潮 俊光 (阪大)
2. Robust Optimization for Unit Commitment Problem Considering Suppression of Renewable Energy with Equal Opportunity ○Ichiro Toyoshima (TOSHIBA ESS)・Pierre-Louis Poirion (RIKEN AIP)・Tomohide Yamazaki・Kota Yaguchi・Masayuki Kubota・Ryota Mizutani (TOSHIBA ESS)・Akiko Takeda (Univ. of Tokyo)
3. 移動コストの公平性に基づくマルチエージェント監視 ○村形恭平・小林孝一・山下 裕 (北大)
4. 効率性と公平性の両観点を最適化する P2P 型エネルギーシステムモデル

○草竹英一・今堀光恵・篠宮紀彦 (創価大)

16日午後 CAS フェロー講演 (13:00~14:00)

5. [特別招待講演] 移動体通信端末用 RF アナログデジタル混載回路技術の進展 田中 聡 (村田製作所)

SIP (14:15~15:55)

6. パッチ化構造に基づく ConvMixer モデルのアクセス制御 ○飯島諒太・貴家仁志 (都立大)
7. 秘密鍵を用いた画像分類器の AutoAttack に対する頑健性評価
○田中美貴・エイプリルピョン マウンマウン (都立大)・越前 功 (NII)・貴家仁志 (都立大)
8. Vision Transformer を用いた圧縮可能暗号化画像の分類 ○濱野元輝・今泉祥子 (千葉大)・貴家仁志 (都立大)
9. 移動カメラによる動画に対する背景差分のための相関係数比較に基づく trajectory 分類
○磯野凌輔 (東工大)・早川 諒・飯國洋二 (阪大)

VLD (16:10~16:35)

10. 3次元積層チップの温度解析に基づく動的温度制御アルゴリズムの提案 ○王 松祥・宇佐美公良 (芝浦工大)

17日午前 パネル討論 (10:00~11:30)

1. [パネル討論] SDGs へのシステムと信号処理サブサイエティの貢献
○高井重昌 (阪大)・前田義信 (新潟大)・池田奈美子 (NTT)・田中聡久 (東京農工大)・尾崎敦夫 (阪工大)

17日午後 CAS1 (13:00~14:40)

2. A revised shortest path-based routing in WSN model
○Yoshihiro Kaneko (Gifu Univ.)・Mayu Okumura (Meitec)
3. 教師視点を導入した人工学級ゲームの設計の試み ○尾形龍門・近藤秀憲 (新潟大)・谷 賢太郎・神蔵貴久 (新潟医療福祉大)・赤塚 匠 (ラネクシー)・田中恒彦・山崎達也・前田義信 (新潟大)
4. PF の状態遷移モデル改良による UWB 屋内位置推定精度の向上 ○深川 農・運上和也・伊藤 尚 (富山高専)
5. 電磁気の現象に対するヘヴィサイドの展開定理の重要な役割 ○永井信夫 (北大)・谷萩隆嗣 (信号処理研)

MSS2 (14:55~16:10)

6. 男子プロテニスのサービス着地点及びランキングポイントに基づく予測得点確率モデルの構築
清水郁也・○小中英嗣 (名城大)
7. 段替え作業を考慮した生産スケジューリング問題のペトリネットモデリングと QUBO 定式化
○新城巧也・名嘉村盛和 (琉球大)

8. ペトリネット基本問題のイジングモデル生成—可達問題と初期マーキング問題—

○渡久平圭佑・名嘉村盛和（琉球大）

◆IEEE Circuits and Systems Society Japan Chapter（IEEE CASS JC），IEEE Signal Processing Society Tokyo Joint Chapter，APSIPA Japan Chapter 協賛

☆CAS 研究会

【問合せ先】

CAS 研究会幹事団

E-mail：cas-admin@mail.ieice.org

◎CAS 研究会では，研究会の振興を目的として「回路とシステム研究会学生優秀発表賞」を制定しています。優秀な学生発表には，1月の研究会において賞状&副賞の贈呈を行います。ふるってお申し込み下さい。受賞資格はCAS研究会で御自身で発表され，かつ予稿にて第一著者の方です。詳しくは幹事までお問い合わせ下さい。皆様の御投稿をお待ちしております。

☆VLD 研究会

【問合せ先】

兼本大輔（阪大）

E-mail：dkanemoto@eei.eng.osaka-u.ac.jp

◎VLD 研究会ホームページも御覧下さい。

<http://www.ieice.org/~vld/>

☆SIP 研究会

【問合せ先】

SIP 研究会幹事団

E-mail：sip-kanji@mail.ieice.org

☆MSS 研究会

【問合せ先】

小林孝一（北大）

TEL〔011〕706-6452

E-mail：k-kobaya@ssi.ist.hokudai.ac.jp

◎MSS 研究会では，研究会（MSS セッション）で発表された論文の中から毎年1件を優秀研究会論文賞として表彰しております。こちらはMSSからの申し込みであれば，特にノミネートのチェックなどは必要ありません。

◎MSS 研究会ホームページも御参照下さい。

<http://www.ieice.org/~mss/>