

★回路とシステム研究会 (CAS)

専門委員長 佐藤弘樹 副委員長 前田義信

幹事 下田真二・伊藤 尚 幹事補佐 山口 基・中村洋平・佐藤隆英・相原康敏

★安全・安心な生活と ICT 研究会 (ICTSSL)

専門委員長 行田弘一 副委員長 井ノ口宗成・和田友孝

幹事 遠藤邦夫・新 浩一 幹事補佐 横山俊一

日時 1月20日(木) 9:50~15:40

21日(金) 9:50~16:40

会場 機械振興会館(状況によりオンライン開催に変更する可能性あり)

議題 学生セッション, 一般

20日午前 CAS1 (9:50~11:55)

1. 塗装不良における深層学習を用いた二段階分類法の検討 ○安達和音・名取隆廣・相川直幸(東京理科大)
2. BiLSTMを用いた睡眠紡錘波の自動検出法の検討
○宮副充生・相川直幸(東京理科大)・林 光緒(広島大)・名取隆廣(東京理科大)
3. ターナリースパース XNOR-Net の FPGA 実装評価と XNOR を用いないターナリースパース Net の提案
○恵 太一・河原尊之(東京理科大)
4. 血中循環がん細胞抽出のための Web アプリケーション開発 ○魏 樺・名取隆廣・相川直幸(東京理科大)
5. 緩和ケアで活用できる脈波センサにより制御されたランプのシステム開発
○間藤 望・三村友子・坂井さゆり・前田義信(新潟大)

20日午後 CAS2 (13:00~13:50)

6. [フェロー記念講演] 移動体ネットワークの制御と性能評価の基礎研究について 中野敬介(新潟大)

CAS3 (14:00~15:40)

7. Julia を用いた画像認識 ○本根愛華・小澤和也・岡崎秀晃(湘南工科大)
8. Julia による機械学習の活用—必ず当たる馬券の買い方—
○原 駿介・柳 智尋・藤井基裕・番場勇成・岩崎光汰・小澤和也・岡崎秀晃(湘南工科大)
9. Neural differential equations 用 Julia ライブラリを用いたマルチロータの状態方程式の解法
○洪 沫勇・磯貝海斗・小澤和也・根岸拓矢・何 志輝・岡崎秀晃(湘南工科大)
10. Flux を用いた深層学習による道路標識の画像認識について
○常 家航・小澤和也・岡崎秀晃(湘南工科大)

21日午前 ICTSSL1 (9:50~11:55)

1. 列車制御システム用無線アドホックネットワークの性能評価 ○板垣 諒・行田弘一(芝浦工大)
2. クラウドソーシングにおける回答のリアルタイム性向上手法の検討
○板野竜也・目良侃太郎・小板隆浩(同志社大)
3. 環境を考慮した製造業に関する検討 ○周 沛涵(JIGYO)・佐藤修一(NAIL)・大塚 晃(JIGYO)
4. QZSS(準天頂衛星システム)を利用した災害急性期警報システム—フィジー共和国向けアプリケーションの開発及び実証検証の実施— ○五十嵐由衣・青羽真利・平岡恵里・大島真言・嶋津恵子(産業技術大)
5. Spresense による IoT 水位計の開発 ○中鳥暁翔・森山聡之(福岡工大)

21日午後 CAS4 (13:00~14:40)

6. ツイッターの自己分析 ○杉山拓矢・小澤和也・岡崎秀晃(湘南工科大)
7. ニューラルネットワークの活用 ○山梨紗瑛・原 駿介・柳 智尋・小澤和也・岡崎秀晃(SIT)
8. GAN による画像生成の応用—高画質化した画像を生成—
○柳 智尋・原 駿介・番場勇成・岩崎光汰・藤井基裕・小澤和也・岡崎秀晃(湘南工科大)
9. GAN ネットワークによるイラスト生成 ○小川ひとみ・小澤和也・岡崎秀晃(湘南工科大)

CAS5 (15:00~16:40)

10. 電子楽器演奏と自転車エルゴメータ運動における心拍数の比較 ○朝倉夏輝・橋本 陸・和久井健吾・前田義信・岩城 護・牛山幸彦(新潟大)・一ノ瀬智子(武庫川女子大)・奥野竜平(摂南大)・赤澤堅造(希望の家)
11. マルチエージェントシミュレーションを用いた地域間所得格差に関する研究
○村上彰洋・伊藤 尚(富山高専)
12. プラトー波形を示す電子回路の加速発振に関する研究 ○松葉英明・前田義信(新潟大)
13. RF 電力増幅器の AM-PM ビヘイビアモデルの検討 田中 聡(村田製作所)

◆IEEE Circuits and Systems Society Japan Chapter (IEEE CASS JC) 協賛

☆CAS 研究会今後の予定 [] 内発表申込締切日

3月(予定)未定[1月7日(金)]テーマ:ネットワークプロセッサ, 通信のための信号処理回路, 無線 LAN/
PAN, 一般

【問合せ先】

下田真二(ソニー LSI デザイン)

TEL [050] 3140-0964

E-mail : Shinji.Shimoda@sony.com

◎回路とシステム研究会では, 研究会の振興を目的として「回路とシステム研究会学生優秀発表賞」を制定しています. 優秀な学生発表には, 1月の研究会において賞状&副賞の贈呈を行います. ふるってお申し込み下さい. 受賞資格は回路とシステム研究会で御自身で発表され, かつ予稿にて第一著者の方です. 詳しくは幹事までお問い合わせ下さい. 皆様の御投稿をお待ちしております.

☆ICTSSL 研究会

【問合せ先】

遠藤邦夫

TEL [080] 9668-5738

E-mail : kuend@synspective.com