

電子情報通信学会英文論文誌 A の特集（2022 年 11 月号）として、「回路とシステム小特集」を企画しました。電子情報通信学会 基礎・境界ソサイエティ システムと信号処理サブソサイエティ [システムと信号処理サブソサイエティ（委員長 村松 正吾）、回路とシステム研究専門委員会（委員長 高島 康裕）、信号処理研究専門委員会（委員長 林 和則）、VLSI 設計技術研究専門委員会（委員長 福田 大輔）、システム数理と応用研究専門委員会（委員長 高井 重昌）で構成] は、第 2 種研究会として、2021 年 8 月、回路とシステムワークショップを開催致します。本ワークショップは、毎年 1 回開催され、34 回目を迎えるに至りました。本ワークショップは関連研究者、技術者の間で定着するようになり、多くの質の高い優秀な論文が発表され、活発な討論が行なわれております。本ワークショップで発表された質の高い優秀な論文を中心として、広く多方面から関連の最新研究成果を集積することにより、当該分野の更なる発展に貢献することを目的としています。下記対象分野に関するオリジナルの論文を募集しますので、奮って御投稿下さい。

対象分野

次に挙げる分野及びそれに関連する分野：

回路と数値解析（回路理論、モデリングとシミュレーション、各種フィルタ、アナログ・デジタル回路、A/D・D/A 変換回路、電子回路応用、ニューラルネットワーク、システムと制御、パワーデバイス・マネジメントシステム、通信システム、MEMS と回路の統合設計、IoT、センサ回路、エナジーハーベスタ）

デジタル信号処理（基礎信号処理、デジタルフィルタ設計、適応信号処理、非線形信号処理、音声・音響信号処理、画像・映像処理、レーダ信号処理、通信信号処理、システム実現技術、セキュリティ技術、生体信号処理、信号処理の応用技術）

VLSI 設計技術（設計環境・ツール、組込みシステム、リコンフィギャラブルシステム、マルチコア・メニーコア設計、ソフトウェア／ハードウェア協調設計、システムレベル設計、IP ベース設計、高位合成、論理合成・検証、レイアウト設計・検証、3D-IC、アナログ CAD、タイミング解析、テスト・診断、低消費電力設計、Approximate Computing, Stochastic Computing, Analog Computing, 高信頼性設計、ハードウェアセキュリティ、DFM、リソグラフィ CAD、バイオチップ設計、設計事例）

システム理論（グラフ・ネットワーク理論、数理最適化、アルゴリズム論、ベトリネットと離散事象システム、ハイブリッドシステム、並列・並行・分散処理、システムバイオロジー、形式仕様記述、スケジューリング、機械学習の理論と応用、システム開発事例）

論文の執筆と取り扱い

論文の執筆要領、査読基準は通常の投稿論文と同一とします。原則として、論文は刷り上がり 8 ページ程度、レターは標準 2 ページ、参考文献を除いて最大 4 ページとします。4 ページを超過しているレター原稿は受理できないので御注意下さい。詳細は「英文論文誌投稿のしおり」https://www.ieice.org/eng/shiori/mokuji_ess.html を御覧下さい。本小特集では、論文スタイルから著しく逸脱したものやページ数を超過したものは、そのことを理由に採録しないことがあります。査読後の再提出期間（通常は 60 日）を短縮する場合があります。著者の全員が非会員の場合、掲載時には非会員の掲載料が適用されます。非会員の著者の方々には電子情報通信学会に入会を申込みれることをお勧めします。電子情報通信学会の会員の適用に関する詳細は https://www.ieice.org/eng_r/join/individual_member.html を御覧下さい。

論文採録の場合は、2022 年 4 月下旬に掲載料をお支払い頂くことになります。2022 年 5 月 15 日までに支払いが完了しない場合には、採録取り消しとなりますので、あらかじめ御了承下さい。

論文投稿要領

投稿は原則、電子投稿とします。投稿論文投稿システム https://review.ieice.org/regist/regist_baseinfo_e.aspx にアクセスし、2021 年 11 月 12 日（金）までに御登録・投稿原稿の PDF ファイルと編集用データを投稿して下さい。その際、投稿論文の投稿先として「Circuits and Systems」を選択して下さい。他の特集を選択しないように御注意下さい。Web による電子投稿の際、“Copyright Transfer and Page Charge Agreement” に承諾して頂きます。

問合せ先：横川智教

岡山県立大学情報工学部情報システム工学科

TEL：+81-866-94-2405, FAX：81-866-94-2405, E-mail：t-yokoga@cse.oka-pu.ac.jp

小特集編集委員会

委員長 佐藤隆英（山梨大）

幹事 横川智教（岡山県立大），松本剛史（石川工専）

委員 齊藤 健（日大），東 広志（京大），岩垣 剛（広島市立大），京地清介（工学院大），松岡 諒（北九州市立大），張 国強（ルネサスエレクトロニクス），和泉慎太郎（神戸大），Mahfuzul ISLAM（京大），笠松大佑（創価大），佐藤弘樹（ソニー LSI デザイン），北原大地（立命館大），菅 宣理（東京理科大），辻川剛範（NEC），井上中順（東工大），福嶋慶繁（名工大），酒見悠介（NEC），佐藤真平（信州大），富岡洋一（会津大），一場利幸（富士通），新谷道広（奈良先端大），川村一志（東工大），大森優也（NTT デバイスイノベーションセンタ），栗野皓光（京大），池田 誠（東大），石原 亨（名大），伊藤和人（埼玉大），金本俊幾（弘前大），木村晋二（早大），小平行秀（会津大），宋 天（徳島大），竹中 崇（NEC），廣瀬哲也（阪大），Matthieu Parizy（富士通），湊 真一（京大），宮地幸祐（信州大），山下 茂（立命館大），吉川雅弥（名城大），四柳浩之（徳島大），Mohd Anuaruddin B. Ahmadon（山口大），林 直樹（阪大），金澤尚史（摂南大），山崎達志（摂南大），山田哲太郎（三菱電機）