

## ★コンピュータシステム研究会 (CPSY)

専門委員長 鯉渕道紘 副委員長 中島耕太・津邑公暁  
幹事 井口 寧・小川周吾 幹事補佐 小林諒平・宮島敬明

## ★ディペンダブルコンピューティング研究会 (DC)

専門委員長 高橋 寛 副委員長 土屋達弘  
幹事 新井雅之・難波一輝

日時 10月11日(月) 10:00~17:00  
12日(火) 10:00~12:00

会場 オンライン開催

議題 HotSPA2021:アーキテクチャ, コンピュータシステム, ディペンダブルコンピューティング及び一般

11日午前 セッション1:FPGA (10:00~11:00)

CPSY-1. 広帯域外部メモリ搭載型FPGAを用いたSpMVの高速計算に関する考察

○柳澤良輔・金澤健治・安永守利(筑波大)

2. SDNコントローラにおけるFPGAを用いた高優先度パケットの処理高速化

○高倉玲央・八巻隼人・三輪 忍・本多弘樹(電通大)

セッション2:招待講演1 (11:15~12:00)

3. RaPiD AIアクセラレータ向けソフトウェアスタックのデザインと実装 井上 拓 (IBM)

11日午後 セッション3:ネットワーク (13:00~14:00)

CPSY-4. 任意トポロジに対する仮想チャネルを用いない低遅延なデッドロックフリー・ルーティング

○河野隆太(北陸先端大)・松谷宏紀(慶大)・鯉渕道紘(NII)・天野英晴(慶大)

5. 制御コントローラ向けコンテナ及びTSN活用技術の研究

○金成 昊・山本秀典・飯島光一郎・大塚祐策・清水俊樹(日立)

セッション4:タスク分割 (14:15~15:15)

CPSY-6. エッジコンピューティングにおけるRLベースの効率的なタスクオフロードと割り当てに向けたメカニズムの開発 ○井手慎太郎・アブドゥハン ベーナディ(九産大)

7. プロセッサ・シミュレータ「鬼斬式」を基にしたマルチスレッドシミュレータの開発

○中村朋生・入江英嗣・坂井修一(東大)

セッション5:HW・アーキテクチャ (15:30~17:00)

8. 単一磁束量子回路によるビット幅可変加算器の設計と試作チップ評価

○石川伊織(九大)・長岡一起(名大)・石田浩貴・福光孝介・岡慶太郎(九大)・田中雅光(名大)・川上哲志・谷本輝夫(九大)・藤巻 朗(名大)・井上弘士(九大)

DC-9. DICEの相補性に基づくエッジトリガ型D-FF ○松浦徳己・難波一輝(千葉大)

10. QZSS(準天頂衛星)を利用した早期警戒放送システムのシステムアーキテクチャ

○嶋津恵子(産業技術大学院大)・及川航平(横浜国大)・芝田朋世(都立大)

12日午前 セッション6:招待講演2 (10:00~10:45)

1. データセントリック・コンピューティングで考える機械学習とプレジジョン・ヘルスのこれから  
藤木大地(ミシガン大)

セッション7:機械学習 (11:00~12:00)

DC-2. LSIレイアウト画像の分類におけるLight-Weight GANを用いたデータ拡張手法の検討

○川口大樹・永村美一(都立大)・新井雅之(日大)・福本 聡(都立大)

CPSY-3. 単語分散表現のオンライン逐次学習を用いた更新方法 ○伊藤 響・松谷宏紀(慶大)

◆情報処理学会;システム・アーキテクチャ研究会連催

☆CPSY研究会今後の予定 [ ]内発表申込締切日

2022年1月 未定[未定] テーマ:FPGA応用及び一般

◎最新情報はCPSY研究会WEBページを御覧ください。

<https://www.ieice.org/~cpsy/>

☆DC研究会今後の予定 [ ]内発表申込締切日

10月19日(火) オンライン開催[締切済] テーマ:ディペンダブルコンピューティング, ソフトウェアサイエンス及び一般

12月1日(水)~3日(金) オンライン開催[締切済] テーマ:デザインガイア2021—VLSI設計の新しい大地—

【問合先】

新井雅之(日大)

E-mail : arai.masayuki@nihon-u.ac.jp

©最新情報は、DC 研究会 WEB ページを御覧下さい.

<http://www.ieice.org/iss/dc/jpn/index.html>