

◇ ◇ 第二種研究会発表募集案内 ◇ ◇

●第34回多値論理とその応用研究会

座長 弓仲康史（群馬大）

目的

半導体微細化技術の飛躍的な進歩が情報処理・通信システムの目覚ましい性能向上の原動力になってきたが、近年、微細化によるLSI性能向上の限界が次第に現実化しつつあり、それを打破すべく、デバイス・回路からアーキテクチャに及ぶ広い領域で様々な試みが精力的に研究されている。

「0」と「1」だけでは表現できない世界を考察する多値論理の歴史は古く、論理設計に利用されてきたほか、LSIの高速化、小チップ面積化に有効な手法として研究が進められてきたが、テクノロジーの限界が近づきつつある今、それを打破する新たな可能性を秘めた有力な手法の一つとして、多値論理が注目を集めている。例えば、冗長性を含む多値アルゴリズムは、特性変動が大きいデバイスを前提とするナノコンピューティングとの整合性が良く、革新的なナノアーキテクチャの実現につながる可能性がある。

本研究会は、多値論理研究会と共催で、論理学、数学、論理設計、フォールトトレラント、ファジィ、人工知能等の側面から、また、デバイス、回路技術の観点から、多値論理の基礎とその応用について最新の研究成果を発表するとともに、分野の壁を越えた様々な研究者の間で意見交換と討論を行うことを目的としています。

日時 2021年1月9日（土）9：30-18：00（時間は予定）

会場 オンライン開催（使用するツールは別途御案内します）（オンライン実行幹事 長田康敬（琉球大））

応募の資格：特になし

申込・原稿締切日：

発表申込締切 10月7日（水）

原稿締切 11月20日（金）

※御発表をお申し込み頂いた時点で、下記の条件で多値論理研究会が発行する媒体（ウェブ、資料集、CD-ROM、USBメモリ等）での使用・公開に御承諾頂いたものと判断致します。

【申込・原稿送付先】

平山貴司（岩手大学理工学部システム創成工学科知能・メディア情報コース）

〒020-8551 盛岡市上田4-3-5

TEL [019] 621-6377 FAX [019] 621-6477

E-mail : hirayama@cis.iwate-u.ac.jp

主催 ディペンダブルコンピューティング研究専門委員会

共催 多値論理研究会

◎多値論理研究会のホームページ <http://mvl.jpn.org/>

多値論理研究会における論文の使用・公開の条件：

1. 提出した論文の著作権は、著者に帰属する。
2. 著者は公開の停止をいつでも請求できる。多値論理研究会は、著者の請求後、直ちに公開を停止する。
3. 著者は、提出した論文を、多値論理研究会の承諾を得ることなく、任意の国内外学会論文誌・研究集会資料集に投稿できる。