

★ディペンダブルコンピューティング研究会 (DC)

専門委員長 福本 聡 副委員長 高橋 寛

幹事 新井雅之・難波一輝

日時 2月26日(水) 10:00~17:00

会場 機械振興会館地下3階1号室(港区芝公園3-5-8. 東京メトロ日比谷線:神谷町駅下車徒歩8分, 都営地下鉄三田線:御成門駅下車徒歩8分, 都営地下鉄大江戸線:赤羽橋駅下車徒歩10分, 都営地下鉄浅草線/大江戸線:大門駅下車徒歩10分, JR山手線/京浜東北線:浜松町駅下車徒歩15分. <http://www.jspmi.or.jp/kaigishitsu/access.html> 細川利典・市原英行)

議題 VLSI 設計とテスト及び一般

機械学習

1. 機械学習を用いたデジタル温度電圧センサの精度向上について ○権藤昌之・三宅庸資・梶原誠司(九工大)
2. 畳み込みニューラルネットワークを活用したLSIテスト不良予測
○岡 龍之介・大竹哲史(大分大)・熊本光一(ルネサス エレクトロニクス)
3. 機械学習の異常検知による半導体故障判別法における温度依存性の検討
○中西遼太郎・四柳浩之・橋爪正樹(徳島大)・樋上喜信・高橋 寛(愛媛大)

テスト容易化設計・セキュリティ

4. マルチサイクルテストにおける故障検出強化のためのテストポイント挿入法 ○青野智己・中岡典弘・周 細紅・王 森レイ・樋上喜信・高橋 寛(愛媛大)・岩田浩幸・前田洋一・松嶋 潤(ルネサス エレクトロニクス)
5. 遷移故障の並列テストのためのコントローラ拡大法
○竹内勇希・細川利典・山崎紘史(日大)・吉村正義(京都産大)
6. アンロールドアーキテクチャを利用したグリッチ PUF とその評価 ○野崎佑典・吉川雅弥(名城大)

午後 低消費電力テスト(14:10~)

7. メモリ搭載LSIに対するロジック部の消費電力解析に関する研究
○児玉優也・宮瀬紘平・高藤大輝・温 暁青・梶原誠司(九工大)
8. パーシャルMax-SATを用いた低消費電力指向ドントケア判定・割当て同時最適化法
○三澤健一郎・細川利典・山崎紘史(日大)・吉村正義(京都産大)・新井雅之(日大)
9. LSIの高消費電力エリアに対する信号値遷移制御率向上に関する研究
○史 傑・宮瀬紘平・温 暁青・梶原誠司(九工大)

FPGA・ソフトウェア

10. FPGAに実装したリング発振器の長時間動作時の周波数変化 ○堤 信吾・三浦幸也(首都大東京)
11. 統計と機械学習に基づく再利用FPGAの検出方法
○新谷道広・アフメド フォイサル・井上美智子(奈良先端大)
12. 耐電源ノイズ用ラッチのソフトウェア耐性 ○木下湧矢・三浦幸也(首都大東京)

☆DC研究会今後の予定 [] 内発表申込締切日

2月27日(木), 28日(金) 与論町中央公民館[締切済] テーマ:組込み技術とネットワークに関するワークショップ ETNET2020

【問合先】

新井雅之(日大生産工学部)

E-mail: arai.masayuki@nihon-u.ac.jp

◎最新情報は, DC研究会ホームページを御覧下さい.

<http://www.ieice.org/iss/dc/jpn/index.html>