

## VLD 学生優秀英論文執筆賞の選奨規程

VLSI 設計技術研究専門委員会  
平成 30 年 1 月 19 日制定

「VLD 学生優秀英論文執筆賞」の選定は、本規程によって行う。

- (1) 電子情報通信学会（以下、「本会」と称する）定款（平成 23 年 5 月 28 日議決）第 4 条ホ項に基づく電子工学および情報通信に関する学術または関連事業に関し、功績ある者の表彰または奨励を行う。
- (2) この賞は、「VLD 学生優秀英論文執筆賞」（以下、「本賞」と称する）。
- (3) 本賞は、5 月に開催される VLSI 設計技術研究会（以下、「5 月研究会」と称する）において、優秀な英論文を筆頭著者として執筆した学生に贈られる。
- (4) 本賞を選定するため、VLSI 設計技術研究専門委員会 委員長により指名された幹事または委員若干名から構成される本賞選奨委員会（以下、「本選奨委員会」と称する）を設置する。
- (5) 本賞は、次に列挙する項目の全てを満たす者の中から本選奨委員会によって選奨された若干名に贈られる（但し、受賞回数に制限はない）。
  - (イ) 5 月研究会に筆頭著者として英論文を執筆し、かつ 5 月研究会への発表申込時に受賞申請を行った者
  - (ロ) 筆頭著者本人が 5 月研究会にて発表を行うことができること
  - (二) 5 月研究会での発表時に学生である者
- (6) 受賞者選定の資格者は本選奨委員会 委員とする（重複による投票は無効とする）。
- (7) 本賞は、賞状及び副賞とする。副賞は英文添削サービスによって添削済みの英文原稿とする。
- (8) 本選奨委員会は VLSI 設計技術研究専門委員会に受賞者を報告するものとする。

### 付則

本規程の改訂は、VLSI 設計技術研究専門委員会の承認を得るものとする。

本規程は、VLSI 設計技術研究専門委員会の Web で公開する。