

VLD Excellent Student Author Award for ASP-DAC の選奨規程

VLSI 設計技術研究専門委員会
平成 24 年 9 月 13 日制定
平成 28 年 9 月 21 日一部改定

「VLD Excellent Student Author Award for ASP-DAC」の選定は、本規程によって行う。

- (1) 電子情報通信学会（以下、「本会」と称する）定款（平成 23 年 5 月 28 日議決）第 4 条ホ項に基づく電子工学および情報通信に関する学術または関連事業に関し、功績ある者の表彰または奨励を行う。
- (2) この賞は、「VLD Excellent Student Author Award for ASP-DAC」（以下、「本賞」）と称する。
- (3) 本賞は、ASP-DAC において、優秀な論文を筆頭著者として執筆した学生に贈られる。
- (4) 本賞を選定するため、VLSI 設計技術研究専門委員会 委員長により指名された幹事または委員若干名から構成される本賞選奨委員会（以下、「本選奨委員会」と称する）を設置する。
- (5) 本賞は、次に列挙する項目の全てを満たす者の中から本選奨委員会によって選奨された若干名に贈られる（但し、受賞回数に制限はない）。
 - (イ) ASP-DAC（Designers' Forum および University LSI Design Contest を除く、一般講演のみ）に筆頭著者として投稿した論文が採録され、かつ論文採録と同一年の受賞申請を行った者
 - (ロ) 筆頭著者本人が ASP-DAC で発表を行うことができること
 - (ハ) 3 月に開催される VLSI 設計技術研究会での依頼講演および授賞式に筆頭著者本人または、その共著者が参加できること
 - (ニ) ASP-DAC での発表時に学生である者
- (6) 受賞者選定の資格者は本選奨委員会 委員とする（重複による投票は無効とする）。
- (7) 本賞は、賞状及び賞金とする。賞金は受賞 1 件につき最大 50,000 円とする。
- (8) 本選奨委員会は VLSI 設計技術研究専門委員会に受賞者を報告するものとする。

付則

本規程の改訂は、VLD 研究専門委員会の承認を得るものとする。

本規程は、VLD 研究専門委員会の Web で公開する。