

**論文募集のご案内**  
**デザインガイア 2011**  
**—VLSI 設計の新しい大地—**  
**2011年11月28日(月)~30日(水)**  
**於 ニューウェルシティ宮崎 (宮崎駅前)**  
**発表申込期限: 2011年9月1日(木)**

●主催研究会/テーマ

恒例となっております「デザインガイア」を1997年に第1回を開催した宮崎の地に戻り、標記日程、会場にて開催致します。7つの第1種研究会の共催・併催・連催の研究会ですが、以下の組み合わせでサブテーマを設定しております。奮って発表をお申し込み下さい。

- ・ IPSJ-SLDM 研究会/VLD 研究会/DC 研究会  
「VLSI の設計/検証/テストおよび一般」
- ・ CPSY 研究会  
「コンピュータシステムの設計・検証技術および一般」
- ・ RECONF 研究会  
「リコンフィギャラブルシステムにおける設計技術および一般」
- ・ CPM 研究会/ICD 研究会  
「高性能プロセッサ・システム LSI の実装設計および一般」

●ポスタセッション

デザインガイア 2011 では、昨年に引き続き以下の要領でポスタ発表を募集致します。奮ってご応募下さい。  
目的: デザインガイアでの研究会発表内容についてじっくり議論する場、研究者間で交流する場を提供する。

日時: 11月29日(火) 午後(予定)

申込方法: デザインガイア発表申込時に申請(ポスタ発表のみの申込は不可)。

表彰: 優秀な発表を表彰します。

●全体講演/招待講演

昨年から、全体講演を企画しております。今年は下記の全体講演を予定しております。

「リソグラフィ関連(仮題)」 野嶋茂樹(東芝)

これ以外にも、各サブテーマごとに多数の招待講演を予定しております。

●デザインコンテスト

RECONF 研究会では、FPGA 設計コンテストを予定しております。詳細およびエントリー用紙等は RECONF 研究会ホームページ(<http://www.am.ics.keio.ac.jp/reconf>)を御覧ください。

●発表申込

\* IPSJ-SLDM/VLD/DC にて発表を希望される方

<http://www.ieice.org/ken/program/index.php?tgid=IEICE-VLD&lang=jpn> よりお申し込み下さい。発表希望分野として VLD もしくは DC を選択下さい。SLDM でご発表の方も、事務処理の都合上、通信学会のシステムを通じて VLD にお申し込み下さい。

\* CPSY にて発表を希望される方

<http://www.ieice.org/ken/program/index.php?tgid=IEICE-CPSY&lang=jpn> よりお申し込み下さい。

\* RECONF にて発表を希望される方

<http://www.ieice.org/ken/program/index.php?tgid=IEICE-RECONF&lang=jpn> よりお申し込み下さい。

\* CPM/ICD にて発表を希望される方

<http://www.ieice.org/ken/program/index.php?tgid=IEICE-CPM&lang=jpn> よりお申し込み下さい。発表希望分野として CPM もしくは ICD を選択下さい。

・同じサブテーマを冠している研究会は、どの研究会を申し込み研究会としていただいても取り扱いは同じになります。

・発表日のご希望がある場合には備考欄にその旨をご記入下さい。ただし、プログラム編成の都合上、ご希望に沿えない場合もございますのでその際はご容赦下さい。

●問合せ先

\* ご不明な点は以下のアドレス宛にメールでお問い合わせ下さい(at を@に置換してスペースを削除してください)。

vld-gaia11 at mail.ieice.org

\* 各研究会関係窓口

VLD 小林和淑(京都工繊大)、竹中崇(NEC)、DC 吉村正義(九大)、井上浩明(NEC)、CPSY 安里彰(富士通)、RECONF 渡邊誠也(岡山大)、ICD 竹内健(東大)、CPM 島村俊重(NTT)、IPJS-SLDM 戸川望(早大)