

## Zybo Z7 を使用しての高位合成ワークショップへの参加申込のご案内

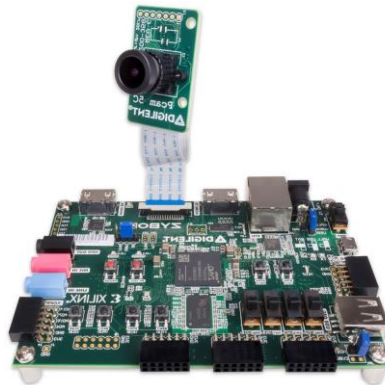
DIGILENT 社 Zybo Z7 Zynq-7000 AP SoC と Vivado 高位合成でリアルタイム映像処理を加速させる。

---

Zybo Z7 Zynq-7000 ボードと Pcam 5C センサーを使用するワークショップを通して、貴方のカリキュラムをサポート致します。このワークショップは、VHDL と C++ 言語を使用しながらの半日実践学習となります。参加者には、Zybo Z7 ボード本体と Pcam 5C センサーを使用して頂き、リアルタイム映像処理のプラットフォームを実装し、ハードウェア上で結果を可視化しながら高位合成(HLS)の基礎を学んで頂きます。

※参加希望の方は、以下の条件を満たしての参加をお願いいたします。

1. FPGA アーキテクチャ、VHDL、C++ 言語、デジタルデザインに関する基礎知識を有していること
2. Vivado HLS 2017.4 と Vivado HL WebPACK をインストール済みのノートパソコンをご持参出来る事



### 開催案内

開催日：5月23日（水）

時間：10:00~17:30

参加費：無料

場所：アヴネット株式会社 トレーニングルーム B

住所：東京都渋谷区恵比寿4丁目20-3 恵比寿ガーデンプレイスタワー23階

地図：<https://www.avnet.co.jp/map/tokyo.aspx>

参加登録は、下記のリンクからお願い致します。

<http://www.adt.co.jp/products/semi/fp/Xilinx/digilentworkshop.html>

### 講師紹介（イーロッド・ジョルジ氏）

ジョルジ氏はデジタル設計のエンジニアで、Xilinx の FPGA やエンベデッドソフトウェア開発において9年以上の経験がございます。現在、デジレント社のルーマニアオフィスに勤務しております。デジレント社はアカデミック関係を顧客としている電気工学製品の大手メーカーで、教育者、学生、ホビーストの方々に、電気工学と設計技術をより身近なものにすることをミッションとしております。