## ★ディペンダブルコンピューティング研究会（DC）

専門委員長　井上美智子　副委員長　福本　聡
幹事　吉村正義・金子晴彦　幹事補佐　新井雅之

◎本研究会は参加費が必要になりますので，下記を御参照下さい．
https://www.ieice.org/iss/jpn/notice/About_ISS_traial.html

**日時**　2月20日（火）　9：30～17：00

**会場**　機械振興会館地下3階2号室（港区芝公園3-5-8．東京メトロ日比谷線；神谷町駅下車徒歩8分，都営地下鉄三田線；御成門駅下車徒歩8分，都営地下鉄大江戸線；赤羽橋駅下車徒歩10分，都営地下鉄浅草線／大江戸線；大門駅下車徒歩10分，JR山手線／京浜東北線；浜松町駅下車徒歩15分．http://www.jspmi.or.jp/kaigishitsu/access.html　細川利典（日大）・市原英行（広島市大））

**議題　VLSI設計とテスト及び一般**

**2パターンテスト**

1. 2パターンテストにおける重み付き故障カバレージに関する一考察
　○新井雅之（日大）・岩崎一彦（首都大東京）
2. コントローラ拡大を用いた遷移故障テストパターン数削減のための演算器のテストレジスタ割当て法
　○竹内勇希・武田　俊・細川利典・山崎紘史（日大）・吉村正義（京都産大）

**レイアウトドリブンテスト**

3. TDC組込み型バウンダリスキャンにおける遅延付加部のリオーダによる配線長の低減
　○平井智士・四柳浩之・橋爪正樹（徳島大）
4. 正当化操作を用いたレイアウト上のホットスポット特定に関する研究
　○河野雄大・宮瀬紘平・温　暁青・梶原誠司（九工大）

**検証・テスト生成**

5. kサイクルテストに基づく有限状態機械のテスト生成法　○木下湧矢・細川利典（日大）・藤原秀雄（阪学院大）
6. 焼きなまし法によるロケーティングアレイの生成　○小西達也・小島英春・中川博之・土屋達弘（阪大）

**午後　セキュリティ・ディペンダブル設計（14：00～）**

7. アドホックネットワークにおけるステートレスな回避ルーティングに関する一考察
　○前田智徳・酒井和哉・福本　聡（首都大東京）
8. A Golden-Free Hardware Trojan Detection Technique Considering Intra-Die Variation　○Fakir Sharif Hossain・Tomokazu Yoneda・Michihiro Shintani・Michiko Inoue（NAIST）・Alex Orailoglu（Univ. of California）

**ばらつき測定**

9. デジタル温度電圧センサにおける特定温度電圧領域の推定精度向上手法
　○井上賢二・三宅庸資・梶原誠司（九工大）
10. LUT構造を考慮したFPGAの特性ばらつきの測定方法の検討　○佐藤晃平・三浦幸也（首都大東京）

**電源ノイズ対策・ブリッジ故障テスト**

11. メモリベース再構成デバイスMRLDにおけるブリッジ接続故障のテスト方法
　○王　森レイ・小川達也・樋上喜信・高橋　寛（愛媛大）・佐藤正幸，勝　満徳（TRL）・関口象一（太陽誘電）
12. 電源ノイズによるフリップフロップ回路の動作への影響とその対策の提案
　○井上美優紀・三浦幸也（首都大東京）

☆DC研究会今後の予定　〔　〕内発表申込締切日
3月7日（水），8日（木）　隠岐の島文化会館〔締切済〕テーマ：組込み技術とネットワークに関するワークショップETNET2018

**【問合先】**

吉村正義（京都産大コンピュータ理工学部）
E-mail：yoshimura.masayoshi@cc.kyoto-su.ac.jp

◎最新情報は，DC研究会ホームページを御覧下さい．
http://www.ieice.org/iss/dc/jpn/index.html