

### ★回路とシステム研究会 (CAS)

専門委員長 平木 充 副委員長 岡崎秀晃  
幹事 山口 基・橋 俊宏 幹事補佐 中村洋平

### ★VLSI 設計技術研究会 (VLD)

専門委員長 越智裕之 副委員長 峯岸孝行  
幹事 永山 忍・宮崎昭彦

### ★信号処理研究会 (SIP)

専門委員長 奥田正浩 副委員長 村松正吾・相川直幸  
幹事 宮田高道・渡邊 修 幹事補佐 中本昌由

### ★システム数理と応用研究会 (MSS)

専門委員長 名嘉村盛和 副委員長 高井重昌  
幹事 豊嶋伊知郎・金澤尚史 幹事補佐 金城秀樹

日時 6月19日(月) 9:30~16:20  
20日(火) 9:30~15:50

会場 新潟大学五十嵐キャンパス中央図書館ライブラリーホール (新潟市西区五十嵐2の町 8050. <http://www.niiga-ta-u.ac.jp/university/access/ikarashi/> TEL [025] 262-6746 村松正吾)

議題 システムと信号処理及び一般

#### 19日午前

- デジタルカラー画像のための情報類似度指標と主観評価実験による検証  
○村山瑞貴・村松正吾・菊池久和 (新潟大)
- 繰り返し縮退に基づく複素非分離冗長重複変換を利用したレーダ画像ノイズ除去手法の提案  
○長山知司・村松正吾・山田寛喜 (新潟大)・杉山裕一 (富士通テン)
- ヘッドレスト ANCのためのバーチャルセンシングの検討  
○長谷川礼奈・梶川嘉延 (関西大)・張 政元・郭 森林 (中原大)
- 専用キャリアチェーンを考慮した粒度混合再構成可能アーキテクチャ向け配置アルゴリズム  
○本多巧樹・今川隆司・越智裕之 (立命館大)
- 粒度選択型再構成可能アーキテクチャ SGRA とその設計自動化  
○小池良介・今川隆司 (立命館大)・大巻 ロベルト 裕治 (シンセシス)・越智裕之 (立命館大)
- 勾配法を用いた自動車エンジン制御パラメータの最適化手法  
○増田祥吾・永山 忍・稲木雅人・若林真一 (広島市大)
- ランダムフォレストに基づく再構成可能なネットワーク侵入検知システムの一実装法  
○薛 斌斌・永山 忍・稲木雅人・若林真一 (広島市大)

#### 19日午後

- [招待講演] 合成変量とアンサンブル: 回帰森と加法モデルの要点 瀧川一学 (北大)
- ピアスイッチを用いた粒度混合再構成可能アーキテクチャへの最適な FFT 回路実装  
○藤本哲彰 (立命館大)・高橋 渡・若林一敏 (NEC)・今川隆司・越智裕之 (立命館大)
- MTZDD によるフィルタリングルールに合致するパケット数の算出  
○原田崇司・田中 賢 (神奈川大)・三河賢治 (新潟大)
- A Study on Fairness of Consumers' profit with Matching Problem in Electricity Markets  
○Mitsue Imahori・Ryo Hase・Norihiko Shinomiya (Soka Univ.)
- [招待講演] 小電力無線伝送に関する最近の話題 (仮) 佐々木重信 (新潟大)

#### 20日午前

- 組込みアセンブリプログラムのリアルタイム安全性の演繹的検証— $\square \leq \text{TIME } q = \square (q \wedge \text{time} \leq \text{TIME})$ —  
山根 智 (金沢大)
- Characterizing Performance of Multi-Leader Election in a Clustered Graph with Cycles  
○Hideo Kobayashi・Hideki Shindo・Norihiko Shinomiya (Soka Univ.)
- 事象の強制に条件付き判断を用いた時間付き離散事象システムの分散スーパーバイザ制御  
○三浦進平・高井重昌 (阪大)
- カスタマーレビューに基づく模倣ダイナミクスとステルスマーケティングの影響について  
服部 匠・○金澤尚史 (阪大)

5. A Note on Relevant Dimensions in Kernel Feature Spaces

○Masahiro Yukawa (Keio Univ.)・Klaus-Robert Muller (TU Berlin)

6. 任意サイズ Haar 変換と画像マッチングへの応用 伊藤 泉 (東工大)

7. 局所線形埋め込みに基づく行列完成問題の解法と非線形システムの信号修復への応用

○佐々木亮平 (東京理科大)・小西克巳 (工学院大)・高橋智博・古川利博 (東京理科大)

20 日午後 4 研究会合同パネル

8. [パネル討論] システムと信号処理サブソサイエティの役割—チュートリアル講演の位置づけ—

金子美博 (岐阜大)

9. 位置ずれに強い磁界共振型無線給電システムの開発 ○土田祥生・伊藤綜一郎・福井正博 (立命館大)

10. 信号遷移回数を考慮したテストパタン生成のための SAT 問題のサンプリング手法について 松永裕介 (九大)

11. 太陽電池混載チップ向け CMOS 互換温度・照度センサ

○坂野達也・木村知也・今川隆司・越智裕之 (立命館大)

12. 演算器の可変レイテンシ化による処理性能と回路面積のトレードオフに関する評価

○右近祐太・佐藤真平・高橋篤司 (東工大)

◆IEEE Signal Processing Society Japan Chapter 共催. IEEE Circuits and Systems Society Japan Chapter 協賛

☆CAS 研究会

**【問合せ先】**

山脇大造 (日立)

TEL [042] 323-1111

E-mail : taizo.yamawaki.we@hitachi.com

◎CAS 研究専門委員会では、研究会の振興を目的として「回路とシステム研究会学生優秀発表賞」を制定しました。

優秀な学生発表は、3月の総合大会にて表彰致しますので、奮って申し込み・投稿をお待ちしております。受賞資格はCAS研究会で御自身で発表され、かつ予稿にて第一著者のIEICE学生会員(申し込み中でも可)の方です。詳しくは幹事までお問い合わせ下さい。

☆VLD 研究会

**【問合せ先】**

永山 忍 (広島市大)

E-mail : s\_naga@hiroshima-cu.ac.jp

◎VLD 研究会ホームページも御覧下さい。

<http://www.ieice.org/~vld/>

☆SIP 研究会

**【問合せ先】**

宮田高道 (千葉工大)

E-mail : takamichi.miyata@it-chiba.ac.jp

☆MSS 研究会

**【問合せ先】**

中田 充 (山口大)

TEL [083] 933-5402

E-mail : mnakata@yamaguchi-u.ac.jp

◎MSS 研究会では、研究会 (MSS セッション) で発表された論文の中から毎年 1 件を優秀研究会論文賞として表彰しております。こちらは MSS からの申し込みであれば、特にノミネートのチェックなどは必要ありません。

◎MSS 研究会ホームページも御参照下さい。

<http://www.ieice.org/~mss/>