

★ディペンダブルコンピューティング研究会 (DC)

専門委員長 井上美智子 副委員長 福本 聡

幹事 吉村正義・金子晴彦

日時 6月20日(月) 13:00~17:05

会場 機械振興会館地下3階2号室(港区芝公園3-5-8. 東京メトロ日比谷線:神谷町駅下車徒歩10分, JR:浜松町駅下車徒歩20分, 都営地下鉄三田線:御成門駅・大江戸線:赤羽橋駅下車徒歩10分. http://www.jcmanet.or.jp/gaiyo/map_kaikan.htm TEL {03} 3434-8211)

議題 設計/テスト/検証及び一般

1. 超幾何分布ソフトウェア信頼性モデルに対する推定可能な方法 岡本和夫・土肥 正・岡村寛之(広島大)
2. 危険側故障割合の定量評価を用いたFPGA活用制御システムの低コスト化 〇広津鉄平・金川信康(日立)
3. 耐ソフトウェアを指向したストカスティックコンピューティングのための有限状態機械の状態割当てについて
〇福田 基・市原英行・岩垣 剛・井上智生(広島市大)
4. 論理ゲートのファンアウト数とその配線長の関係について 〇小林泰生・岩崎一彦(首都大東京)
5. エントロピーにもとづくランダムテストパターン生成 大豆生田利章(群馬高専)
6. テスト容易化機能的時間展開モデル生成を考慮したテスト容易化バインディング法
〇佐藤 護・増田哲也・細川利典(日大)・藤原秀雄(阪学院大)
7. 部分並列時間領域リードソロモン展開器 〇加藤健太郎(鶴岡高専)・Somsak Choomchuy (KMITL)
8. [招待講演] 国際会議報告:VTS2016 畠山一実(群馬大/クリエイトロン)

【問合先】

吉村正義(京都産大コンピュータ理工学部)

E-mail: yoshimura.masayoshi@cc.kyoto-su.ac.jp

◎最新情報は, DC 研究会ホームページを御覧下さい.

<http://www.ieice.org/iss/dc/jpn/index.html>