

★回路とシステム研究会 (CAS)

専門委員長 高橋俊彦 副委員長 平木 充
幹事 越田俊介・山口 基 幹事補佐 橋 俊宏・中村洋平

★VLSI 設計技術研究会 (VLD)

専門委員長 竹中 崇 副委員長 越智裕之
幹事 福田大輔・永山 忍 幹事補佐 Parizy Matthieu

★信号処理研究会 (SIP)

専門委員長 中静 真 副委員長 奥田正浩・村松正吾
幹事 平林 晃・宮田高道 幹事補佐 渡邊 修

★システム数理と応用研究会 (MSS)

専門委員長 山根 智 副委員長 名嘉村盛和
幹事 中田 充・豊嶋伊知郎 幹事補佐 金城秀樹

日時 6月16日(木) 9:30~18:00

17日(金) 9:30~17:40

会場 弘前市立観光館(弘前市大字下白銀町2-1. JR弘前駅より徒歩30分, JR弘前駅より弘南バス駒越線または茂森新町線で15分(市役所前下車・徒歩1分), または, JR弘前駅より土手町循環100円バスで15分(市役所前下車・徒歩1分). <http://www.city.hirosaki.aomori.jp/gaiyou/shisetsu/2015-0223-1057-41.html> TEL [0172] 37-5501(会場) 今井 雅(弘前大))

議題 システムと信号処理及び一般

16日午前 VLSI 設計技術 1

1. ニューラルネットを利用したネットリストの特徴にもとづくハードウェアトロイ識別
○長谷川健人・大屋 優・柳澤政生・戸川 望(早大)
2. Trivium 暗号回路に対するスキャンベース攻撃の実装評価 ○於久太祐・柳澤政生・戸川 望(早大)
3. Automatic Test Pattern Generation for Multiple Stuck-At Faults: When Testing for Single Faults is Insufficient
○Conrad JinYong Moore・Amir Masoud Gharehbaghi・Masahiro Fujita(Univ. of Tokyo)
4. 信号遷移回数を考慮したランダムテストパターン生成法について 松永裕介(九大)

回路とシステム 1

5. 既約接続行列に基づく回路方程式の一デスクリプタシステム表現 ○斉藤大輔・関根敏和・高橋康宏(岐阜大)
6. ストカスティック演算に基づくガンマトーンフィルタのハードウェア実現
○鬼沢直哉・越田俊介・坂本修一・阿部正英・川又政征・羽生貴弘(東北大)
7. ビットシリアル型積和演算器における冗長演算の省略制御法とその応用 ○岡本大地(岡山県立大)・近藤真史(川崎医療福祉大)・瀬島吉裕・横川智教・有本和民・佐藤洋一郎(岡山県立大)
8. Significance Analysis for Edges in a Graph by means of Leveling Variables on Nodes
○Kento Hamada・Norihiko Shinomiya(Soka Univ.)

16日午後 パネル(13:20~)

9. [パネル討論] システムと信号処理サブソサイエティの役割—若手研究者の育成と支援—
○梶川嘉延(関西大)・越田俊介(東北大)・竹中 崇(NEC)・田中雄一(東京農工大)・山根 智(金沢大)

システム数理と応用

10. ライフゲーム上の万能レジスタマシンのスペクトル解析 蜷川 繁(金沢工大)
11. 列車の省エネ運転曲線作成アルゴリズムとその応用 ○外崎幸徳・青木 健(東芝)
12. A strategy for access point selection in heterogeneous wireless networks with mutual concession
○Hideo Kobayashi・Eiichi Kameda・Yoshiaki Terashima・Norihiko Shinomiya(Soka Univ.)
13. Controllability Analysis of Boolean Networks Focusing on Attractors Koichi Kobayashi(Hokkaido Univ.)

信号処理 1

14. Reinhard のトーンマッピング関数に基づく逆トーンマッピング法
○木下裕磨・塩田さやか・貴家仁志(首都大東京)
15. テンプレート保護のためのランダム・ユニタリ行列の生成法
○斉藤裕子・塩田さやか・貴家仁志(首都大東京)
16. ディープラーニングを用いたJPEG 2000 コードストリームレベルでの類似画像検索法
○菅原佑介(首都大東京)・渡邊 修(拓殖大)・塩田さやか・貴家仁志(首都大東京)

17. 非線形最適化を用いた Non-Uniformed Sampling 法の復元精度の改善

○出蔵浩希 (東京理科大)・中尾朋喜 (JEOL RESONANCE)・田中勇帆・古川利博 (東京理科大)

18. MUSIC に基づく 2 マイクロホン音源追尾の一検討 ○大宮健太・陶山健仁 (東京電機大)

17 日午前 VLSI 設計技術 2

1. MTJ を用いた不揮発性キャッシュの消費エネルギー削減における記憶領域選択方法の検討

○深澤高雅・宇佐美公良 (芝浦工大)

2. 不揮発性素子 MTJ を適用したスタンダードセルメモリ回路の設計と評価

○赤池純也・工藤 優・宇佐美公良 (芝浦工大)

3. 光バースト論理に基づく並列加算回路の提案と光電混載回路シミュレータによる動作検証

○石原 亨 (京大)・新家昭彦 (NTT)・井上弘士 (九大)・野崎謙悟・納富雅也 (NTT)

4. 実時間オペティカルフロー推定プロセッサの FPGA 実装

○鈴木 悠・伊藤雅人・神田哲志・松村哲哉 (日大)・今村幸祐・松田吉雄 (金沢大)

回路とシステム 2

5. シンポジウム「デジタル信号処理教育の事例紹介と課題」を振り返って

○越田俊介 (東北大)・陶山健仁 (東京電機大)

6. グラフェンにおける波動伝搬の回路理論的取扱い ○真田博文・松崎博季・和田直史・竹沢 恵 (北海道科学大)

7. 研究会共催に対する重みつきグラフ表現 ○金子美博・中嶋克聡 (岐阜大)

8. 設計仕様変更による IIR フィルタ設計 ○山本健造・陶山健仁 (東京電機大)

17 日午後 信号処理 2 (13:20~)

9. FSK 変調レーダ信号の空間マッピングによる車両走行軌跡推定の試み ○橘 素子・前野蔵人 (OKI)

10. カーネル適応フィルタにおけるカーネル中心と幅の同時適応 ○和田智也・田中聡久 (東京農工大)

11. 音楽傾聴時脳波における引き込み応答のデコーディング ○熊谷優惟子・田中聡久 (東京農工大)

12. バーチャルセンシングを用いたフィードフォワード ANC システムに関する検討

○枝元祥馬・史 創・梶川嘉延 (関西大)

13. 脳波からのリズム想像デコーディング ○大川陽貴・末房佳小里・田中聡久 (東京農工大)

VLSI 設計技術 3

14. マルチソースバッファを用いた積層チップのクロック分配方法

○新岡七奈子・今井 雅・古見 薫・黒川 敦 (弘前大)

15. 三次元集積回路の熱解析 ○古見 薫・今井 雅・新岡七奈子・黒川 敦 (弘前大)

16. 多数決イネーブルラッチを用いた非同期式回路の耐故障性に関する一検討

○今井 雅 (弘前大)・米田友洋 (NII)

17. ランダム遅延素子を用いた耐タンパ非同期式パイプライン回路 ○豊嶋太樹・黒川 敦・今井 雅 (弘前大)

回路とシステム 3

18. 多数決回路を用いた閾値センシングのデータ信頼性に関する考察

○星出晃都・石田琢朗・劉 博・中武繁寿 (北九州市大)

19. A/D・D/A 変換を用いたアナログ特性可変モジュールの提案

○磯貝太志・吉仲風太・劉 博・中武繁寿 (北九州市大)

20. A/D・D/A 変換を用いたソフト結合モジュールの提案

○吉仲風太・磯貝太志・劉 博・中武繁寿 (北九州市大)

◆IEEE CEDA All Japan Joint Chapter, IEEE CAS Society Japan Chapter, IEEE SPS Tokyo Joint Chapter 協賛

◎16日の夕刻、懇親会(有料、事前申込み制)を行う予定です。詳細は別途アナウンスします。

☆CAS 研究会

【問合先】

山脇大造 (日立)

TEL [042] 323-1111

E-mail: taizo.yamawaki.we@hitachi.com

◎回路とシステム研究専門委員会では、研究会の振興を目的として「回路とシステム研究会学生優秀発表賞」を制定しました。優秀な学生発表は、3月の総合大会にて表彰致しますので、奮って申し込み・投稿をお待ちしております。

受賞資格は回路とシステム研究会で御自身で発表され、かつ予稿にて第一著者の IEICE 学生会員 (申し込み中でも可)の方です。詳しくは幹事までお問い合わせ下さい。

☆VLD 研究会

【問合先】

福田大輔 (富士通研)

E-mail: d-fukuda@jp.fujitsu.com

◎VLD 研究会ホームページも御覧下さい.

<http://www.ieice.org/~vld/>

☆SIP 研究会

【問合せ先】

平林 晃 (立命館大)

E-mail : akirahrb@media.ritsumei.ac.jp

☆MSS 研究会

【問合せ先】

中田 充 (山口大)

TEL [083] 933-5402

E-mail : mnakata@yamaguchi-u.ac.jp

◎MSS 研究会では、研究会 (MSS セッション) で発表された論文の中から毎年 1 件を優秀研究会論文賞として表彰しております。こちらは MSS からの申し込みであれば、特にノミネートのチェックなどは必要ありません。

◎システム数理と応用研究会ホームページも御参照下さい.

<http://www.ieice.org/~mss/>