

## ★リコンフィギャラブルシステム研究会 (RECONF)

専門委員長 渡邊 実 副委員長 本村真人・柴田裕一郎  
幹事 山田 裕・山口佳樹 幹事補佐 谷川一哉・三好健文

日時 9月18日(金) 9:00~16:30  
19日(土) 9:30~11:45

会場 愛媛大学工学部工学棟4号館E411教室(松山市文教町3. 松山空港からバスで松山市駅または大街道で下車。  
そこから路面電車(環状線)で鉄砲町前で下車して徒歩2分程度。 <http://www.ehime-u.ac.jp/access/johoku/index.html>)

議題 リコンフィギャラブルシステム, 一般

### 18日午前 FPGA 応用及び一般

1. TRAX ゲームの基本機能と連鎖の高位合成によるFPGAハードウェア設計例  
○泉 知論・大野真史・孟 林(立命館大)
2. 機械学習された評価関数をもつTrax ソルバ  
○中道拓也・園田勇介・松崎貴之・尼崎太樹・飯田全広・久我守弘・末吉敏則(熊本大)
3. FPGAを用いた人検出のための機械学習識別機の比較  
○大石将仁・林田与志樹・藤田 亮・柴田裕一郎・小栗 清(長崎大)

### 招待講演(1)

4. [招待講演] ゲーム木探索技術とコンピュータ将棋への応用 竹内聖悟(北大)

### 18日午後 設計言語

5. Pythonを用いた高水準ハードウェア設計環境の検討 高前田伸也(奈良先端大)
6. オブジェクト指向/関数型言語をベースとするハードウェア記述言語FSLの設計  
○渡邊誠也・名古屋 彰(岡山大)
7. FPGAにおける異種冗長設計の実験的評価  
○白倉雄大・森本賢一(長崎大)・野辺雅典(MHPS)・田中雅晴(三菱重工)・柴田裕一郎・丸田英徳・黒川不二雄(長崎大)

### 実行環境

8. CFDパラメトリックサーベイ用ZYNQクラスタ ○杉本 成・天野英晴(慶大)
9. 再構成可能仮想アクセラレータReVAの構想  
○中條拓伯(東京農工大)・竹岡尚三(アックス)・竹本正志(ビート・クラフト)・三好健文(わさらぼ)

### 招待講演(2)

10. [招待講演]スピーキング・プラント・アプローチに基づく植物の計測と最適制御 森本哲夫(愛媛大)

### 19日午前 デバイスアーキテクチャと性能評価

1. セレクタを用いた小面積な再構成デバイスSePLDの提案  
○山本啓輔・谷川一哉・弘中哲夫(広島市大)・石黒 隆(太陽誘電)
2. 放射線でダメージを受けた光再構成型ゲートアレイのリカバリー手法 ○赤部知也・渡邊 実(静岡大)

### 設計手法

3. 2ステップ Cauchy Mutation PSOに基づくネスト式剰余数系回路の法の選択法—深層畳込みニューラルネットワークへの応用— 中原啓貴・○小川達也・笹尾 勤(愛媛大)
4. FPGAのプリミティブ素子を用いたAND-EXOR論理式に基づくPLAの実装に関して  
中原啓貴・○篠原隆宏(愛媛大)・笹尾 勤(明大)
5. DSLによるFPGAプリミティブビルディング設計へのアプローチ  
○三好健文(わさらぼ/イーツリーズ)・船田悟史(イーツリーズ)

☆RECONF 研究会今後の予定 [ ] 内発表申込締切日

12月1日(火)~3日(木) 長崎県勤労福祉会館[9月13日(日)] テーマ:デザインガイア2015—VLSI設計の新しい大地—

【発表申込先】 下記研究会発表申込システムからお申込み下さい。

<http://www.ieice.org/jpn/ken/kenmoushikomi.html>

### 【問合先】

渡邊 実(静岡大工学部電気電子工学科)

TEL & FAX [053] 478-1096

E-mail: tmwatan@ipc.shizuoka.ac.jp