

★コンピュータシステム研究会 (CPSY)

専門委員長 吉永 努 副委員長 安里 彰・中島康彦
幹事 中野浩嗣・入江英嗣 幹事補佐 井上浩明・大川 猛

★ディペンダブルコンピューティング研究会 (DC)

専門委員長 金川信康 副委員長 井上美智子
幹事 岩田浩司・土屋達弘

日時 4月17日(金) 9:00~17:30

会場 明治大学中野キャンパス(中野区中野4-21-1. JR中央線/東京メトロ東西線:中野駅,北口から徒歩8分.
http://www.meiji.ac.jp/koho/campus_guide/nakano/access.html TEL [042] 585-8437 福本 聡)

議題 ディペンダブルコンピューティングシステム及び一般

1. Redundant Configuration on FPGA with Rejuvenation for Real Time Applications
○Aromhack Saysanasongkham・Satoshi Fukumoto (Tokyo Metropolitan Univ.)
 2. 重力計算アプリケーションのPEACH2へのオフローディング ○鶴田千晴・天野英晴(慶大)
 3. 時間遅れのないn-フォールトトレラント制御システムの一提案 岩井仁司
 4. 誘導結合チップ間通信を用いた共有バスアーキテクチャ ○野村明生・藤田 悠・松谷宏紀・天野英晴(慶大)
 5. FPGAベースのソーティングアクセラレータの設計と実装 ○小林諒平・吉瀬謙二(東工大)
 6. NoCとインターネットを接続するIP-NoCトランスレータ ○柏木直諒・松谷宏紀(慶大)
- 午後
7. グラフ処理向けCGRA in Cacheの提案 ○竹内昌平・TRAN Thi Hong・高前田伸也・中島康彦(奈良先端大)
 8. センサの知能化に適したプロセッサアーキテクチャの考察
○檜原弘樹・岩崎 晃(東大)・橋本昌宜(阪大)・越智裕之(立命館大)・密山幸男(高知工科大)・小野寺秀俊(京大)・神原弘之(京都高度技研)・若林一敏・杉林直彦・竹中 崇(NEC)・波田博光・多田宗弘(超低電圧デバイス技研組合)
 9. 非定型計算を高速化するニアメモリ処理アーキテクチャ
○枝元正寛・高前田伸也・TRAN Thi Hong・中島康彦(奈良先端大)
 10. スマールワールド結合並列プロセッサアーキテクチャ ○森 秀樹(明大)・上原 稔・松本勝慶(東洋大)
 11. [特別招待講演] 高速パターンマッチング用ハードウェアについて 笹尾 勤(明大)
 12. 並列処理指向型FPGAアーキテクチャ ○藤森卓巳・渡邊 実(静岡大)
 13. クラウドに基づくIoTデバイス試作に関する一考察 上原 稔(東洋大)
 14. クロック変動機構を持つLSIに対するアライメント周波数解析 ○野崎佑典・吉川雅弥(名城大)
 15. GPS付なくしもの探知機のプロトタイプ開発
○金川宗一郎・トラン ティ ホン・高前田伸也・中島康彦(奈良先端大)

◆再生可能集積システム時限研究専門委員会(RIS)協賛

☆CPSY研究会

【問合先】

安里 彰(富士通)
TEL [044] 754-3233, FAX [044] 754-3214
E-mail: asato@jp.fujitsu.com

☆DC研究会

【問合先】

土屋達弘(阪大大学院情報科学研究科)
E-mail: t-tutiya@ist.osaka-u.ac.jp

○最新情報は、DC研究会ホームページを御覧下さい。

<http://www.ieice.org/iss/dc/jpn/index.html>