

— 回路とシステム小特集（和文論文誌 A）論文募集 —

回路とシステム小特集編集委員会

電子情報通信学会和文論文誌 A の特集（2019 年 6 月号）として、「回路とシステム小特集」を企画しました。電子情報通信学会 基礎・境界ソサイエティ システムと信号処理サブソサイエティ [委員長 山根 智, 回路とシステム研究専門委員会 (委員長 岡崎 秀晃), 信号処理研究専門委員会 (委員長 村松 正吾), VLSI 設計技術研究専門委員会 (委員長 峯岸 孝行), システム数理と応用研究専門委員会 (委員長 名嘉村 盛和) で構成] は, 第 2 種研究会として, 2018 年 5 月, 回路とシステムワークショップを開催致します。本ワークショップは, 毎年 1 回開催され, 31 回目を迎えるに至りました。本ワークショップは関連研究者, 技術者の間で定着するようになり, 多くの質の高い優秀な論文が発表され, 活発な討論が行なわれております。本ワークショップで発表された質の高い優秀な論文を中心として, 広く多方面から関連の最新研究成果を集積することにより, 当該分野の更なる発展に貢献することを目的としています。下記対象分野に関するオリジナルの論文を募集しますので, 奮って御投稿下さい。

対象分野

次に挙げる分野及びそれに関連する分野:

回路と数値解析 (回路理論, モデリングとシミュレーション, 各種フィルタ, アナログ・デジタル回路, A/D・D/A 変換回路, 電子回路応用, ニューラルネット, システムと制御, パワーデバイス・マネジメントシステム, 通信システム, MEMS と回路の統合設計, IoT, センサ回路)

デジタル信号処理 (基礎信号処理, デジタルフィルタ設計, 適応信号処理, 非線形信号処理, 音声・音響信号処理, 画像・映像信号処理, 通信用信号処理, システム実現技術, セキュリティ応用, 生体信号処理, 信号処理の応用技術)

VLSI 設計技術 (設計環境・ツール, 組込みシステム, リコンフィギュラブルシステム, マルチコア・メニーコア設計, NoC 設計, システムレベル設計, IP ベース設計, 高位合成, 論理合成・検証, レイアウト設計・検証, 3D-IC, アナログ CAD, タイミング解析, テスト・診断, 低消費電力設計, Approximate Computing, 高信頼性設計, セキュア設計, 耐ノイズ設計, DFM, リソグラフィ CAD, バイオチップ設計, 設計事例)

システム理論 (グラフ・ネットワーク理論, 離散最適化, アルゴリズム論, ソフトウェア仕様記述, 形式手法 (フォーマルメソッド), ペトリネットと離散事象システム, ハイブリッドダイナミカルシステム, スケジューリング, 並列・並行・分散処理, 分散協調システム, システムバイオロジー, 機械学習の理論と応用)

論文の執筆と取り扱い

論文の執筆要領, 査読基準は通常の投稿論文と同一とします。原則として, 論文は刷り上がり 8 ページ程度, レターは標準 2 ページ最大 4 ページとします。4 ページを超過しているレター原稿は受理できないので御注意下さい。詳細は「和文論文誌投稿のしおり」http://www.ieice.org/jpn/shiori/ess_mokuji.html を御覧下さい。本小特集では, 論文スタイルから著しく逸脱したものやページ数を超過したものは, そのことを理由に採録しないことがあります。査読後の再提出期間 (通常は 60 日) を短縮する場合があります。投稿に際しては, 著者のうち少なくとも 1 名は本会会員でなくてはなりません。採録された場合, 掲載料をお支払い頂くこととなりますので, あらかじめ御了承下さい。

論文投稿要領

投稿は原則, 電子投稿とします。投稿論文投稿システム https://review.ieice.org/regist_j.aspx にアクセスし, 2018 年 8 月 17 日 (金) までに御登録・投稿原稿の PDF ファイルと編集用データを投稿して下さい。その際, 投稿論文の投稿先として「回路とシステム」を選択して下さい。他の特集を選択しないように御注意下さい。Web による電子投稿の際, “Copyright Transfer and Page Charge Agreement” に承諾して頂きます。

問合せ先: 稲木 雅人

広島市立大学 大学院 情報科学研究科

Tel & Fax: 082-830-1652, E-mail: inagi@hiroshima-cu.ac.jp

小特集編集委員会

委員長 山口 真悟 (山口大)

幹事 稲木 雅人 (広島市大), 田中 勇樹 (群馬大)

委員 白井 啓一郎 (信州大), 八巻 俊輔 (東北大), 秋田 一平 (産総研), 山口 真之介 (九工大), 高橋 康宏 (岐阜大), 齊藤 健 (日大), 新津 葵一 (名大), 山脇 大造 (日立), 石原 亨 (京大), 佐藤 弘樹 (ソニー LSI デザイン), 杉浦 陽介 (埼玉大), 畠中 理英 (阪大), 藤枝 大 (OKI), 横田 達也 (名工大), 井上 中順 (東工大), 右近 祐太 (NTT), 廣本 正之 (京大), 稲元 勉 (愛媛大), 山内 由紀子 (九大), 小林 孝一 (北大), 北村 聖一 (三菱電機), 田岡 智志 (広島大), 河辺 義信 (愛工大)