

第 22 回 回路とシステム軽井沢ワークショップ論文募集案内

毎年、春に開催しております回路とシステム軽井沢ワークショップも、今回で 22 回目を迎えることとなりました。本ワークショップは、回路とシステムに関連した分野の研究者や技術者が集い、招待論文や投稿論文、パネル討論を通じて、分野内だけでなく分野間にまたがる境界領域の課題解決と、将来の研究分野の探求を目的としています。第 22 回 回路とシステム軽井沢ワークショップは下記の要領で開催いたします。皆様からの積極的な論文投稿をお願い申し上げます。

第 22 回 回路とシステム軽井沢ワークショップ実行委員長 市毛 弘一（横浜国大）

記

開催日：2009 年 4 月 20 日（月）、21 日（火）

会場：軽井沢プリンスホテル ウエスト・国際会議場 浅間（長野県北佐久郡軽井沢町軽井沢）

Web ページ：企画セッションなど最新の情報は、次の Web ページをご覧ください。

<http://www.ieice.org/ess/kws/>

論文投稿分野：本ワークショップでは以下の 特別セッション を開催します。以下の特別セッションテーマに関する論文投稿を歓迎します。

- 非線形ダイナミクスによるネットワークの基礎と応用
- アナログ回路シミュレーション手法
- ミックスシグナル SoC のビヘイビアモデル化手法
- デジタル信号処理インタラクティブセッション
- 非同期設計技術
- フォーマルメソッド

さらに、次の分野に関する一般論文投稿を歓迎します。

- 非線形問題: 非線形回路理論、非線形振動論、ニューロダイナミクス、ファジィモデル、カオス、フラクタル、分岐現象、精度保証付き数値計算、非線形時系列解析、非線形ダイナミクスによるネットワーク
- 回路の数値解析: 回路の数値解析理論、回路/デバイス/配線シミュレーション、回路/デバイス/配線モデル、シミュレーション応用最適化技術、電磁界シミュレーション、シグナルインテグリティ解析、電源系解析、回路縮約、ばらつき考慮シミュレーション
- アナログ回路: 信号処理回路、センサ、イメージャ、MEMS、フィルタ、AD/DA、PLL/DLL、RF(ミキサ、VCO、LNA、PA)、ミックスシグナル、電源、非線形回路、高速インターフェース、光通信回路、無線通信回路(WLAN、UWB、RFID、ミリ波)、イメージャ、アンプ、低電圧・低消費電力回路、バイオエレクトロニクス
- デジタル信号処理: 基礎信号処理/フィルタ設計、適応信号処理、非線形信号処理、音声・音響信号処理、画像・映像信号処理、通信用信号処理(モバイル、ワイヤレスを含む)、システム実現技術、セキュリティ応用、信号処理応用、生体信号処理
- VLSI 設計技術: 設計環境・手法、組込みシステム、リコンフィギャラブルシステム、マルチコア設計技術、HW/SW コデザイン、システムレベル設計手法、機能合成・検証、論理合成・検証、レイアウト設計・検証、テスト設計、低消費電力設計手法、高信頼性設計、耐ノイズ設計、DFM、設計再利用
- 離散システム理論: ソフトウェア仕様記述、形式手法(フォーマルメソッド)、ベトリネットと離散事象システム、ハイブリッドダイナミカルシステム、グラフ・ネットワーク理論、離散最適化、スケジューリング、アルゴリズム論、並列・並行・分散処理、分散協調システム、ネットワーク設計理論
- 新しいコンセプトの提案など、意欲的な論文の投稿も期待しております。

投稿申し込み：邦文または英文の論文もしくはそれを的確に要約した抄録（論文の主旨および正当性を十分に判断できるもの）を Web ページより電子的にご投稿下さい（電子投稿の詳細は Web ページをご参照下さい）。ただし、査読のある論文誌等に発表されたものは対象外とします。図面を含み A4 版 3～6 ページ（形式自由）でご執筆下さい（論文集原稿の執筆要項は Web ページに掲載されています）。なお、論文集原稿も 6 ページ以内となりますのでご配慮下さい。査読の上、下記期日までに採否通知を行います。電子投稿が不可能な場合は、下記連絡先までご連絡下さい。

連絡先：小松 聡（論文担当幹事）

〒113-0032 東京都文京区弥生 2-11-16 東京大学 大規模集積システム設計教育研究センター

Tel: 03-5841-0233, Fax: 03-5841-1093, E-mail: kws-22paper@mail.ieice.org

日程： 投稿締切 2009 年 1 月 14 日（水）厳守
採否通知 2009 年 2 月 25 日（水）頃
論文集原稿締切 2009 年 3 月 11 日（水）必着

[主催]

電子情報通信学会 基礎・境界ソサイエティ
「システムと信号処理」サブソサイエティ [会長 貴家 仁志]
回路とシステム研究専門委員会 (委員長 田村 裕)
VLSI 設計技術研究専門委員会 (委員長 若林 一敏)
信号処理研究専門委員会 (委員長 飯國 洋二)
コンカレント工学研究専門委員会 (委員長 葛 崎偉)
「非線形理論とその応用」サブソサイエティ [会長 大石 進一]
非線形問題研究専門委員会 (委員長 太田 有三)

[協賛]

電気学会 電子回路研究専門委員会
IEEE Circuits and Systems Society, Japan Chapter
IEEE Signal Processing Society, Japan Chapter
電子情報通信学会 スマートインフォメディア
システム研究専門委員会